
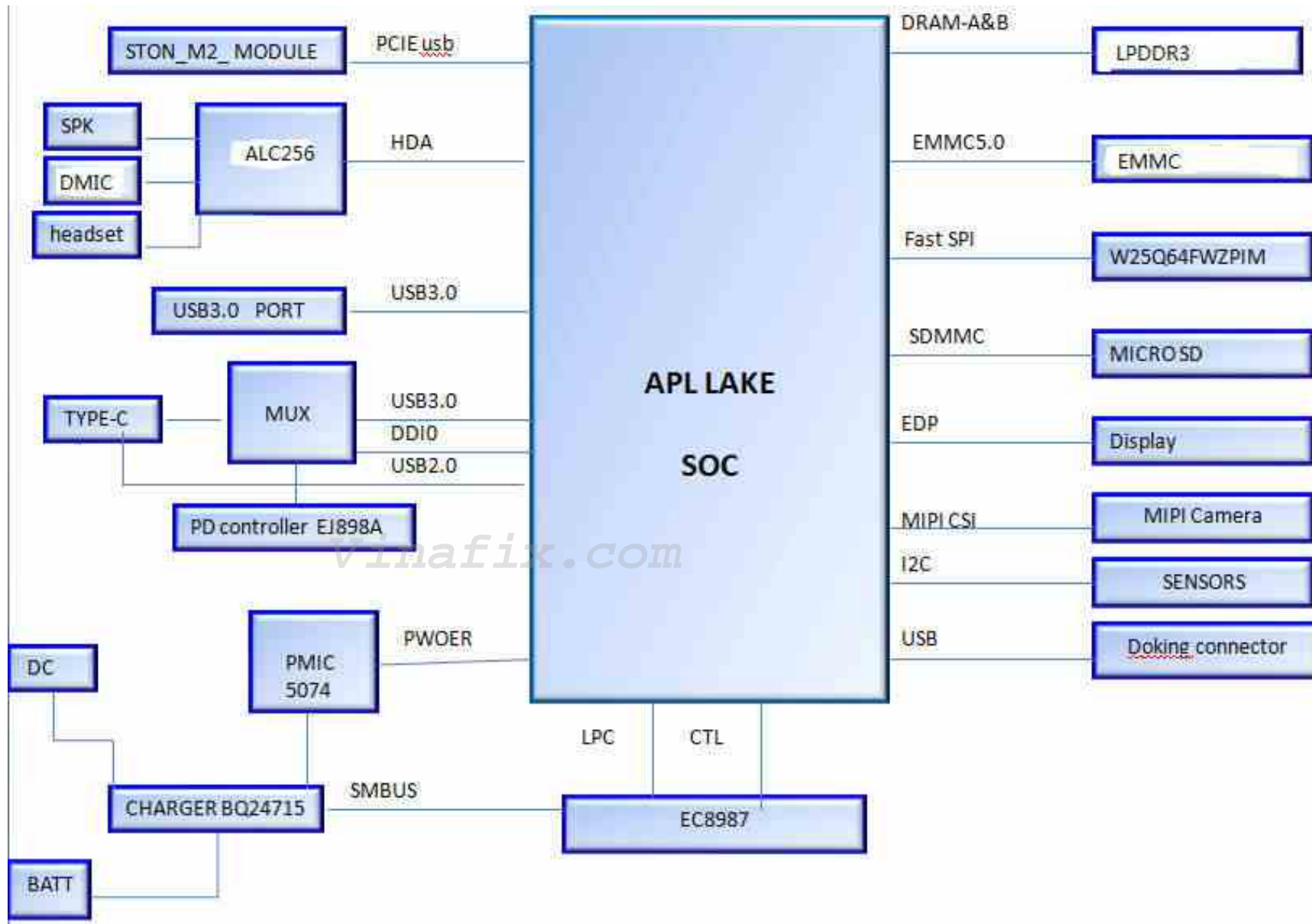


APL HUAQIN

Vinafix.com

		Huaqin Telecom Technology Com.,Ltd.	
Page name:		Title	
Size: A4	Project Name:	XM AIR 12.5 INDIA	REV: V1.0
Date:	Friday, April 14, 2017		Sheet: 1 of 44



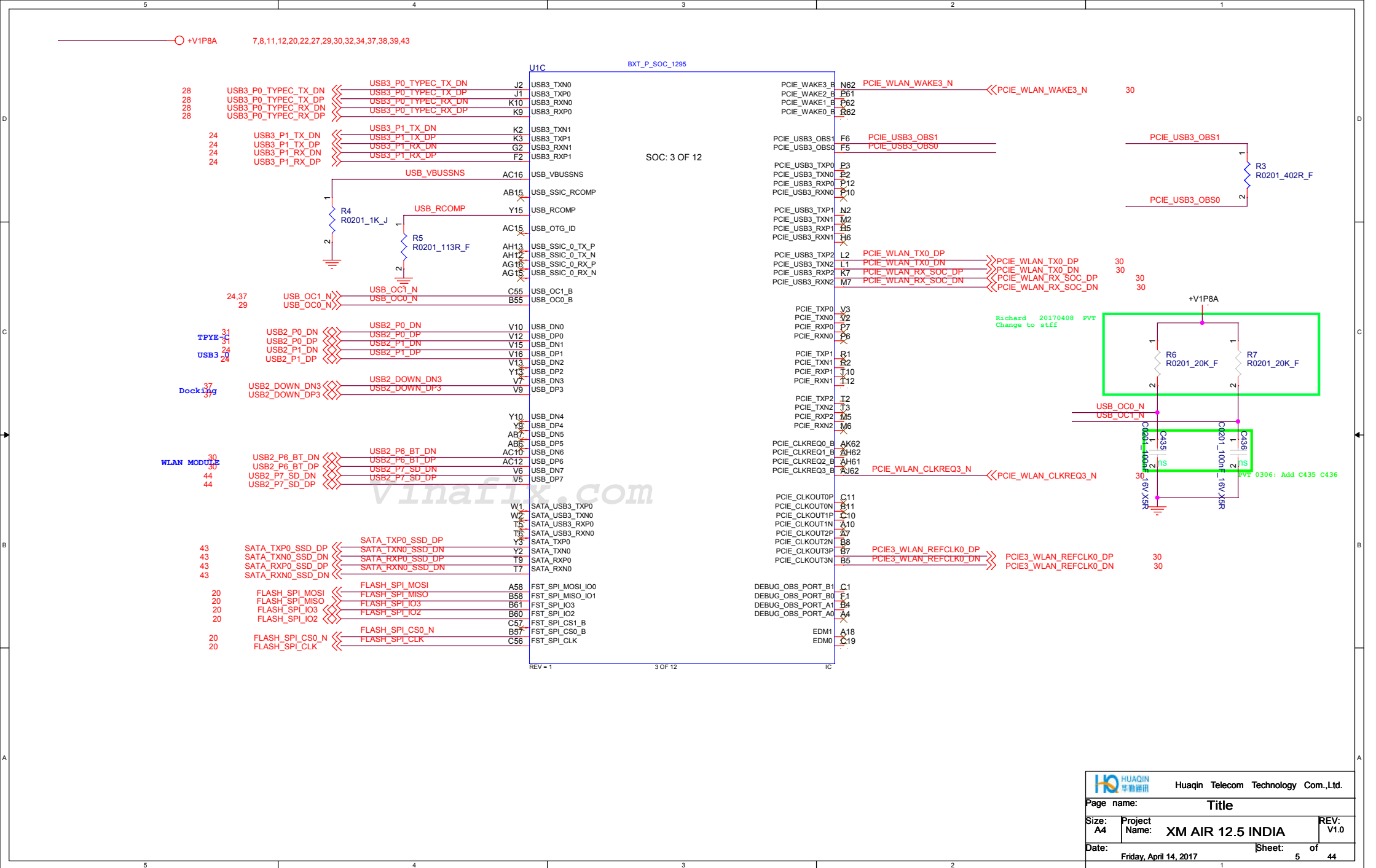
[illegible][illegible]

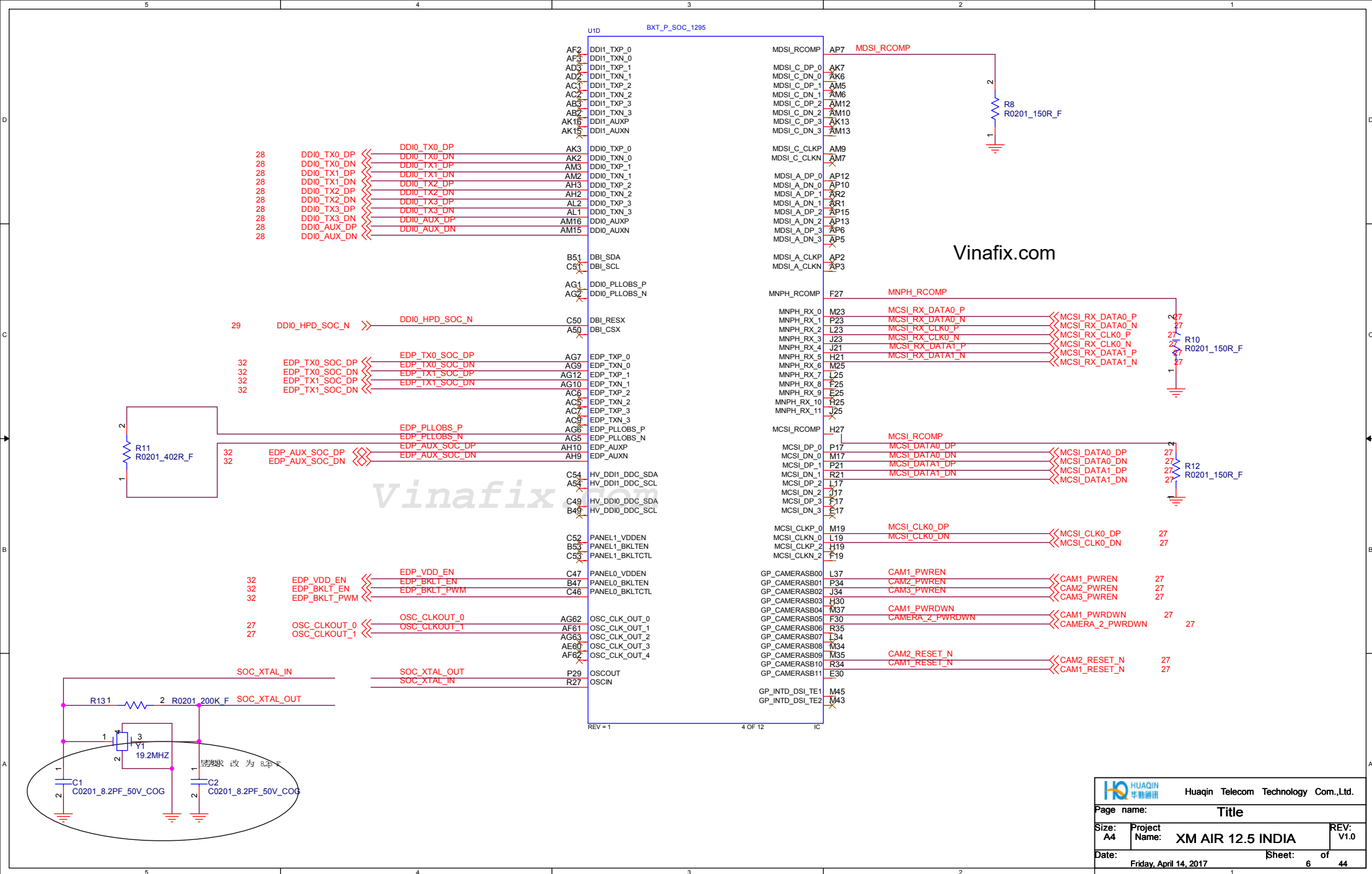
4
4
4
4
4
4
4
4
4
4
14
14
14
14
14
14
14
14

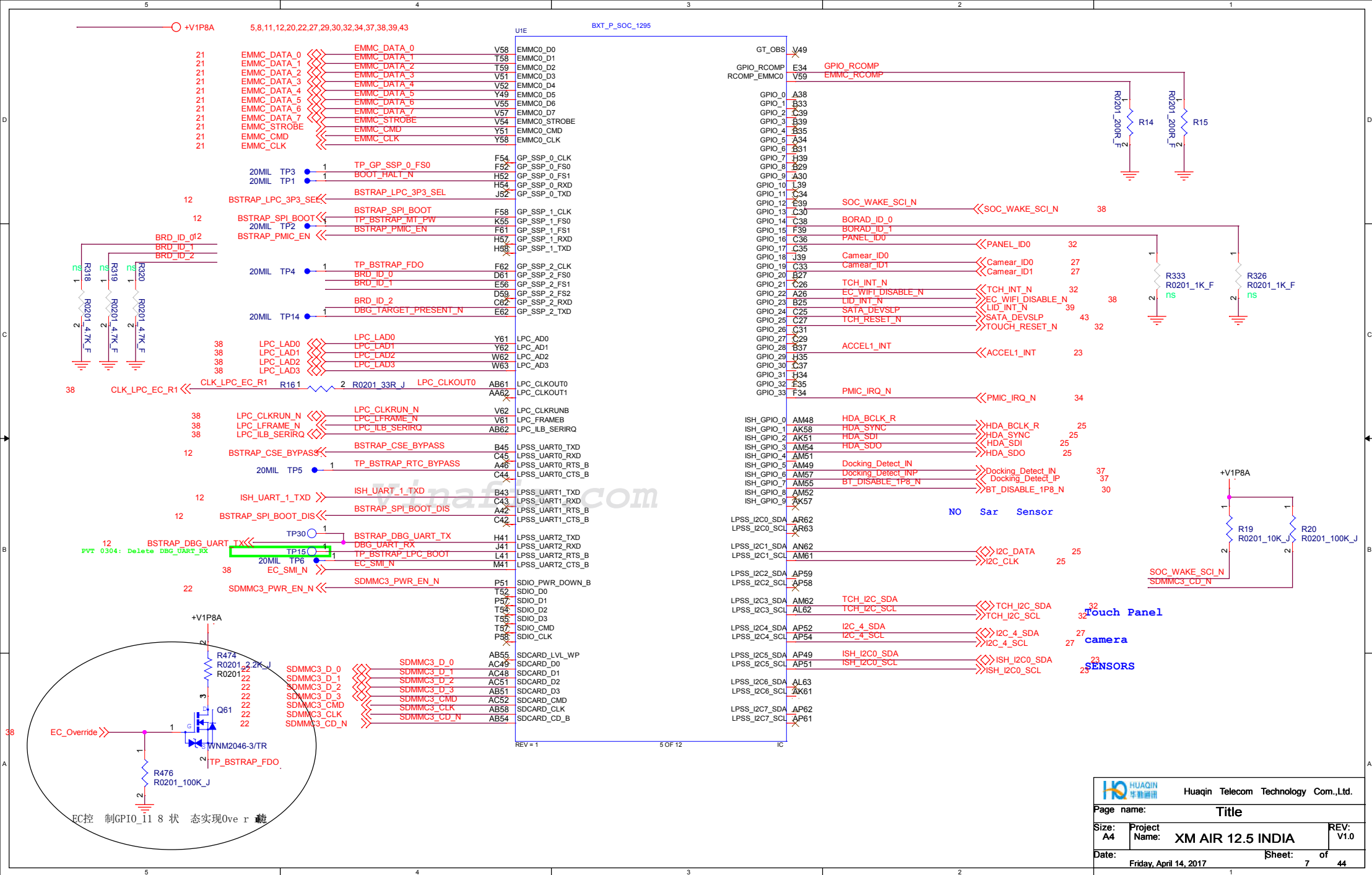
[illegible]

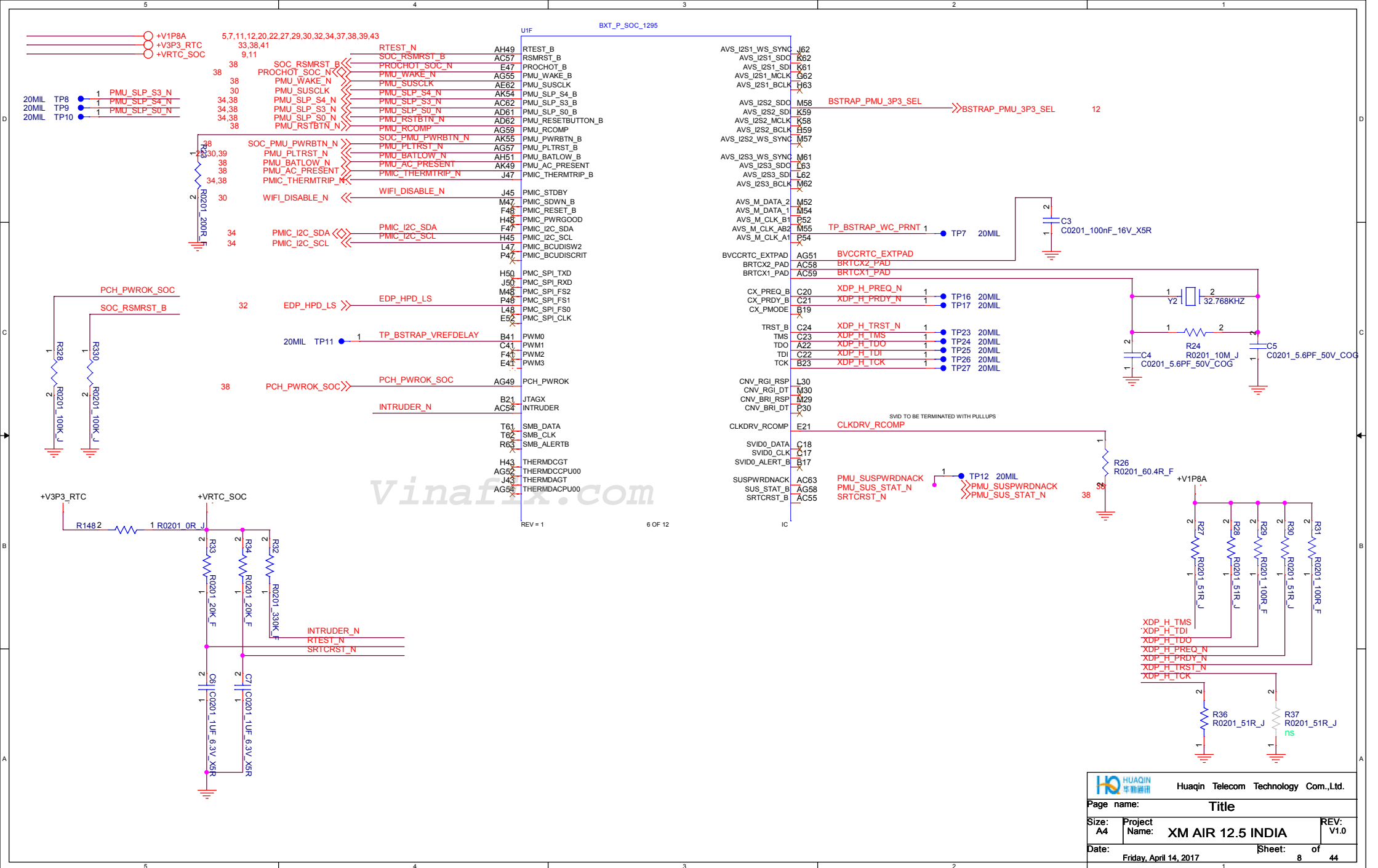
13
13
13
13
13
13
13
14
14
14
14
14
14
14
14

--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--









+VNN 11,34,35
+VCGI 11,35
+VDDQ 11,13,14,15,16,19,27,34,36
+V3P3A_SOC 11
+V1P24A 11,34
+V1P8A_SOC 11
+VRTC_SOC 8,11
+V1P05S 11,34

BXT_P_SOC_1295

+VNN
AJ44 VNNNAON
AJ37 VNN_SVID_1
AJ39 VNN_SVID_2
AJ41 VNN_SVID_3
AJ42 VNN_SVID_4
AJ46 VNN_SVID_5
AK37 VNN_SVID_6
AK39 VNN_SVID_7
AK41 VNN_SVID_8
AK42 VNN_SVID_9
AK44 VNN_SVID_10
AK46 VNN_SVID_11
AM44 VNN_SVID_12

VNN_SOC_SENSE << VNN_SOC_SENSE

+V3P3A_SOC
AC41 VDD3_3P3_1
AA42 VDD3_3P3_2
Y44 VDD3_3P3_3
V44 VDD3_3P3_4
V46 VDD3_3P3_5

+V3P3A_SOC
AJ25 VDD3_3P3_USB_1
AK25 VDD3_3P3_USB_2

AC22 VDD2_OBS_1
AC20 VDD2_OBS_2
AG20 VDD2_1P24_USB2
AJ20 VDD2_1P24_PLL_1
AJ22 VDD2_1P24_PLL_2

AE18 VDD2_1P24_MPHY_1
AE20 VDD2_1P24_MPHY_2
AE22 VDD2_1P24_MPHY_3
AG22 VDD2_1P24_MPHY_4

+V1P24A
AM20 VDD2_1P24_GLM1L2DO_1
AM28 VDD2_1P24_GLM1L2DO_2
AM37 VDD2_1P24_GLM1L2DO_3

AK20 VDD2_1P24_GLM1L2
AA18 VDD2_1P24_DSI_1
AA20 VDD2_1P24_CSI_2
AK22 VDD2_1P24_AUD_ISH
V48 VDD1_OBS

+V1P8A_SOC
AA46 VDD1_1P8_1
AC46 VDD1_1P8_2
AE44 VDD1_1P8_3
AE42 VDD1_1P8_4
AC42 VDD1_1P8_5
AC44 VDD1_1P8_6
AE46 VDD1_1P8_7
AG25 VDD1_1P8_8

+VRTC_SOC
BJ3 VCCSOCFIXED_1P24V1
BJ6 VCCSOCFIXED_1P24V2

AA44 VCCRTC_3P3

D1 VCCRAM_OBS

+V1P05S
AA22 VCCRAM_1P05_IO_1
AC23 VCCRAM_1P05_IO_2
V18 VCCRAM_1P05_IO_3
Y18 VCCRAM_1P05_IO_4
Y20 VCCRAM_1P05_IO_5

REV = 1

8 OF 12

VCGI_SVID_1AA36
VCGI_SVID_2AA37
VCGI_SVID_3AA38
VCGI_SVID_4AC36
VCGI_SVID_5AC37
VCGI_SVID_6AE36
VCGI_SVID_7AE37
VCGI_SVID_8AC36
VCGI_SVID_9E43
VCGI_SVID_10E45
VCGI_SVID_11E48
VCGI_SVID_12E50
VCGI_SVID_13R45
VCGI_SVID_14R47
VCGI_SVID_15U36
VCGI_SVID_16U37
VCGI_SVID_17U39
VCGI_SVID_18U41
VCGI_SVID_19U42
VCGI_SVID_20U44
VCGI_SVID_21U46
VCGI_SVID_22U47
VCGI_SVID_23U48
VCGI_SVID_24V36
VCGI_SVID_25V37
VCGI_SVID_26V39
VCGI_SVID_27V41
VCGI_SVID_28Y36
VCGI_SVID_29Y37
VCGI_SVID_30Y39
VCGI_SVID_31Y41
VCGI_SVID_32AA28
VCGI_SVID_33AA30
VCGI_SVID_34AA32
VCGI_SVID_35AC28
VCGI_SVID_36AC30
VCGI_SVID_37AC32
VCGI_SVID_38AE28
VCGI_SVID_39AE30
VCGI_SVID_40AE32
VCGI_SVID_41AG28
VCGI_SVID_42AG30
VCGI_SVID_43AG32
VCGI_SVID_44AJ28
VCGI_SVID_45AJ30
VCGI_SVID_46AJ32
VCGI_SVID_47AK28
VCGI_SVID_48AK30
VCGI_SVID_49AK32
VCGI_SVID_50AK34
VCGI_SVID_51AM30
VCGI_SVID_52E29
VCGI_SVID_53E35
VCGI_SVID_54E37
VCGI_SVID_55E29
VCGI_SVID_56U28
VCGI_SVID_57U30
VCGI_SVID_58U32
VCGI_SVID_59V28
VCGI_SVID_60V30
VCGI_SVID_61V32
VCGI_SVID_62Y28
VCGI_SVID_63Y30
VCGI_SVID_64Y32
VCCRAM_1P05_1AA25
VCCRAM_1P05_2AC25
VCCRAM_1P05_3AE25
VCCRAM_1P05_4U22
VCCRAM_1P05_5U23
VCCRAM_1P05_6V22
VCCRAM_1P05_7V23
VCCRAM_1P05_8V25
VCCRAM_1P05_9Y23
VCCRAM_1P05_10V25
VCCRAM_1P05_11U25
VCCRAM_1P05_12U20

+VCGI

+VDDQ

U11
AN18 VCCDDQ_1
AN20 VCCDDQ_2
AN22 VCCDDQ_3
AN23 VCCDDQ_4
AN41 VCCDDQ_5
AN42 VCCDDQ_6
AN44 VCCDDQ_7
AN46 VCCDDQ_8
AR17 VCCDDQ_9
AR47 VCCDDQ_10
AT13 VCCDDQ_11
AT17 VCCDDQ_12
AT47 VCCDDQ_13
AT51 VCCDDQ_14
AV14 VCCDDQ_15
AV50 VCCDDQ_16

AM32 VCCDDQ_OBS

REV = 1

9 OF 12

BXT_P_SOC_1295

VCCCOREVID_1P03_G_M1C0
VCCCGI_VSS_SENSE
VCCCGI_SENSE
VCCRAM_1P05_FUSE
VCCRAM_1P05_FHV1
VCCRAM_1P05_FHV0
VCCRAM_1P05_3PHASEIO
VCCIOA_1
VCCIOA_2
VCCIOA_3
VCCIOA_4
VCCIOA_OBS

BJ62

R43 VCGI_SOC_SENSE >> VCGI_SOC_SENSE

R41 VCGI_SOC_SENSE >> VCGI_SOC_SENSE

P16 +V1P05S

T15

T13

AA23

+VNN

AM23

AM25

AM41

AM42

AM32

BXT_P_SOC_1295

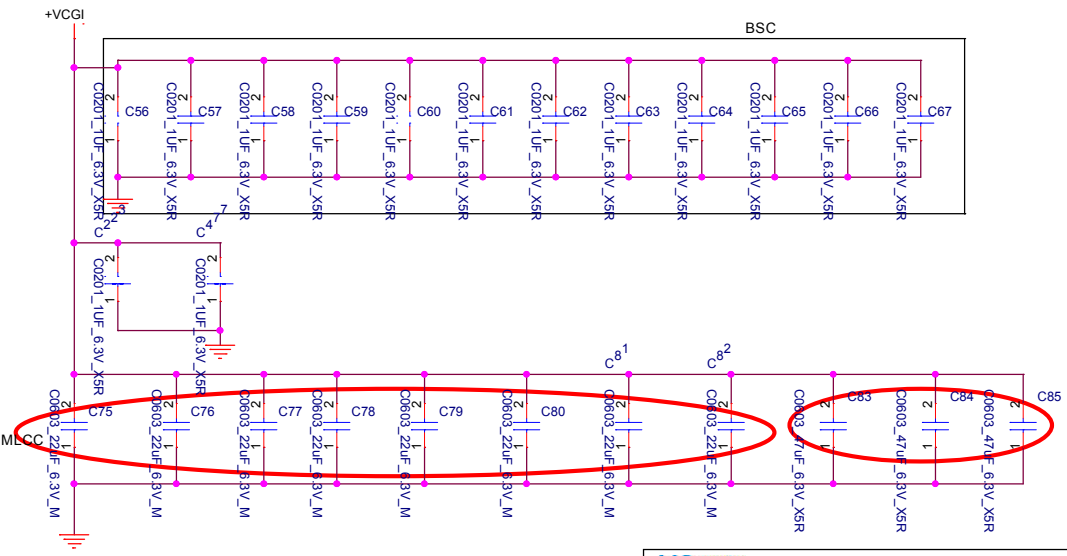
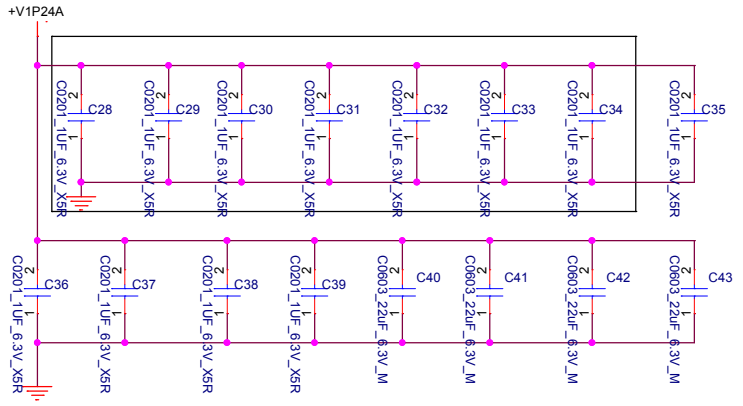
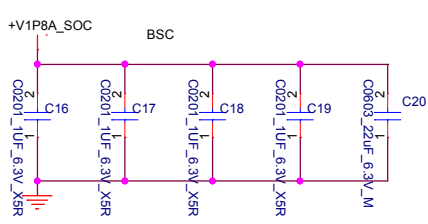
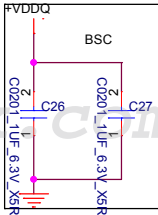
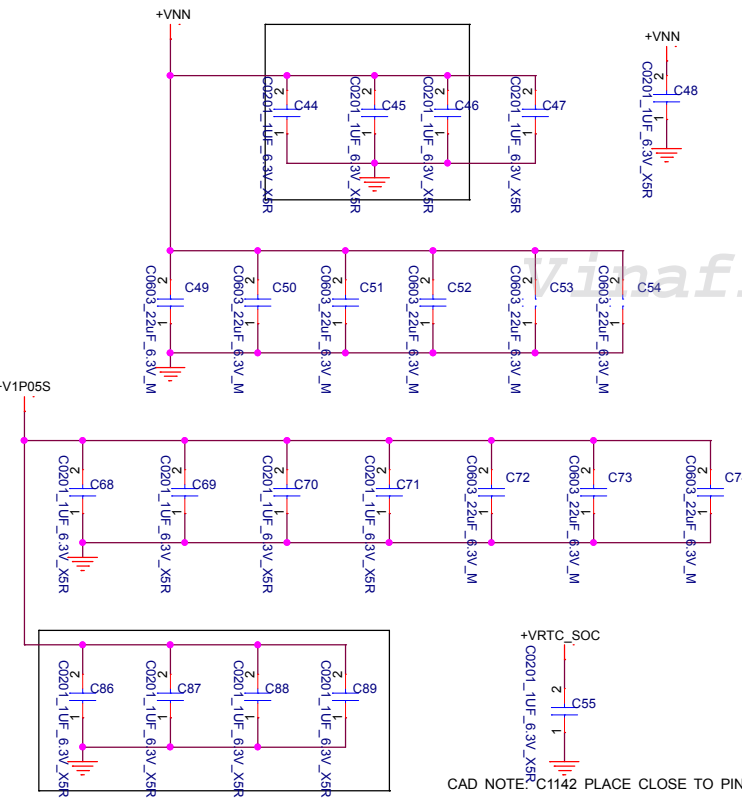
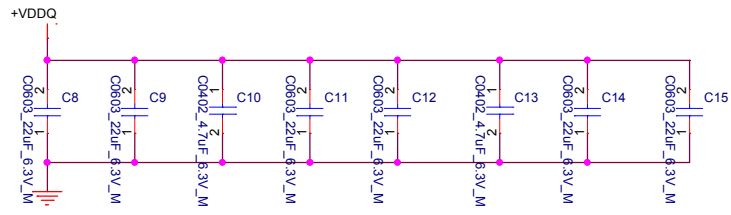
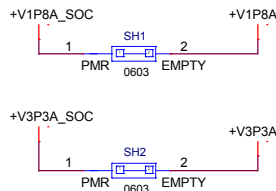
U1G
B13 SPARE_9
C13 SPARE_8
L16 SPARE_7
M16 SPARE_6
E23 SPARE_5
F23 SPARE_4
R28 SPARE_3
AB49 SPARE_2
AC13 SPARE_11
AB13 SPARE_10
AM59 SPARE_1
AM58 SPARE_0
T51 NOCONNECT_1
L14 NOCONNECT_2
R19 NOCONNECT_3
E5 NOCONNECT_4
R17 NOCONNECT_5
E3 NOCONNECT_6
D4 NOCONNECT_7
A60 NOCONNECT_8
A61 NOCONNECT_9
BJ2 NOCONNECT_10
BG1 NOCONNECT_11
P27 NOCONNECT_12
A3 NOCONNECT_13
M10 NOCONNECT_14
B15 NOCONNECT_15
M12 NOCONNECT_16
C15 NOCONNECT_17
E16 NOCONNECT_18
J16 NOCONNECT_19
D8 NOCONNECT_20
E8 NOCONNECT_21
B16 NOCONNECT_22
C19 NOCONNECT_23
P8 NOCONNECT_24
E10 NOCONNECT_25
E16 NOCONNECT_26
E14 NOCONNECT_27
E12 NOCONNECT_28
H10 NOCONNECT_29
H14 NOCONNECT_30
H12 NOCONNECT_31
A14 NOCONNECT_32
C14 NOCONNECT_33
M39 NOCONNECT_34
E39 NOCONNECT_35
R39 NOCONNECT_36
R37 NOCONNECT_37
C2 NOCONNECT_38
J29 NOCONNECT_39
P25 NOCONNECT_40
R30 NOCONNECT_41
C63 NOCONNECT_42
E63 NOCONNECT_43
D2 NOCONNECT_44
AP57 NOCONNECT_45

REV = 1

7 OF 12

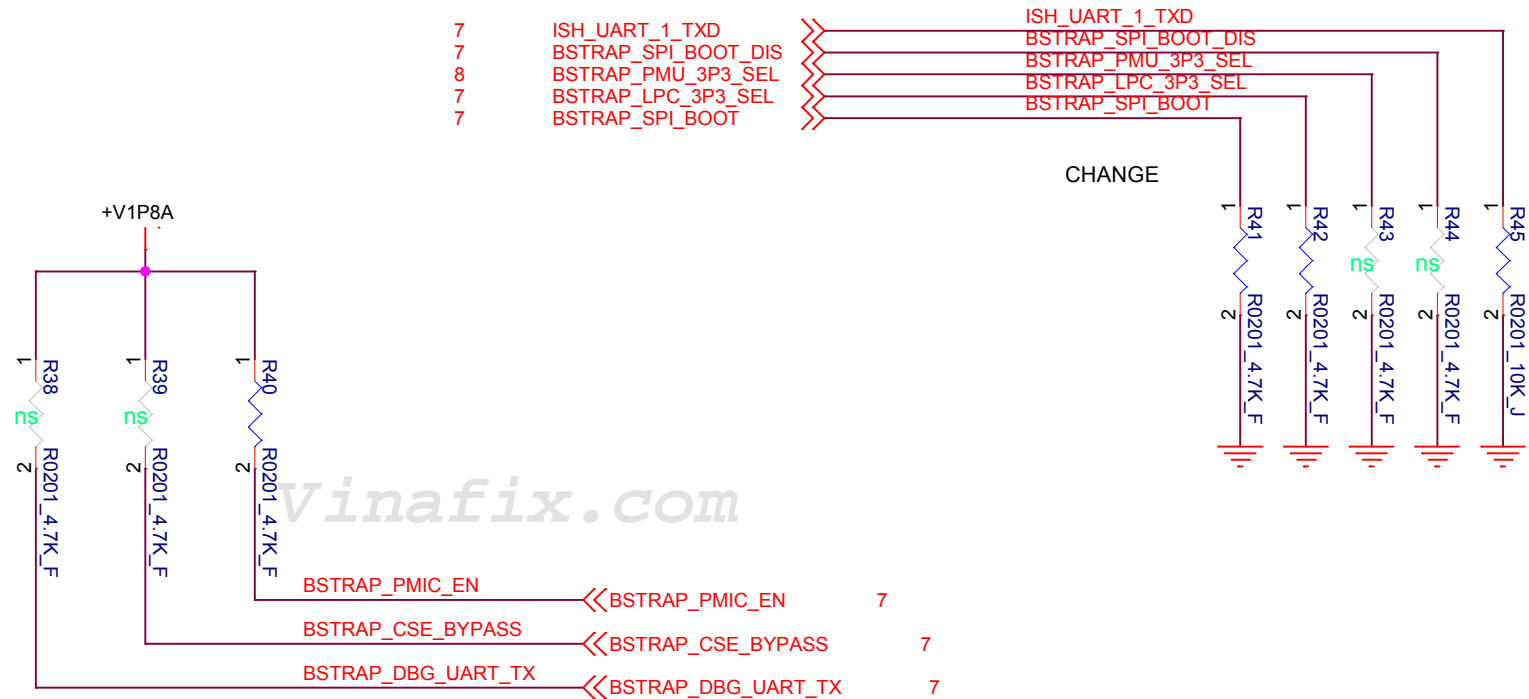


A

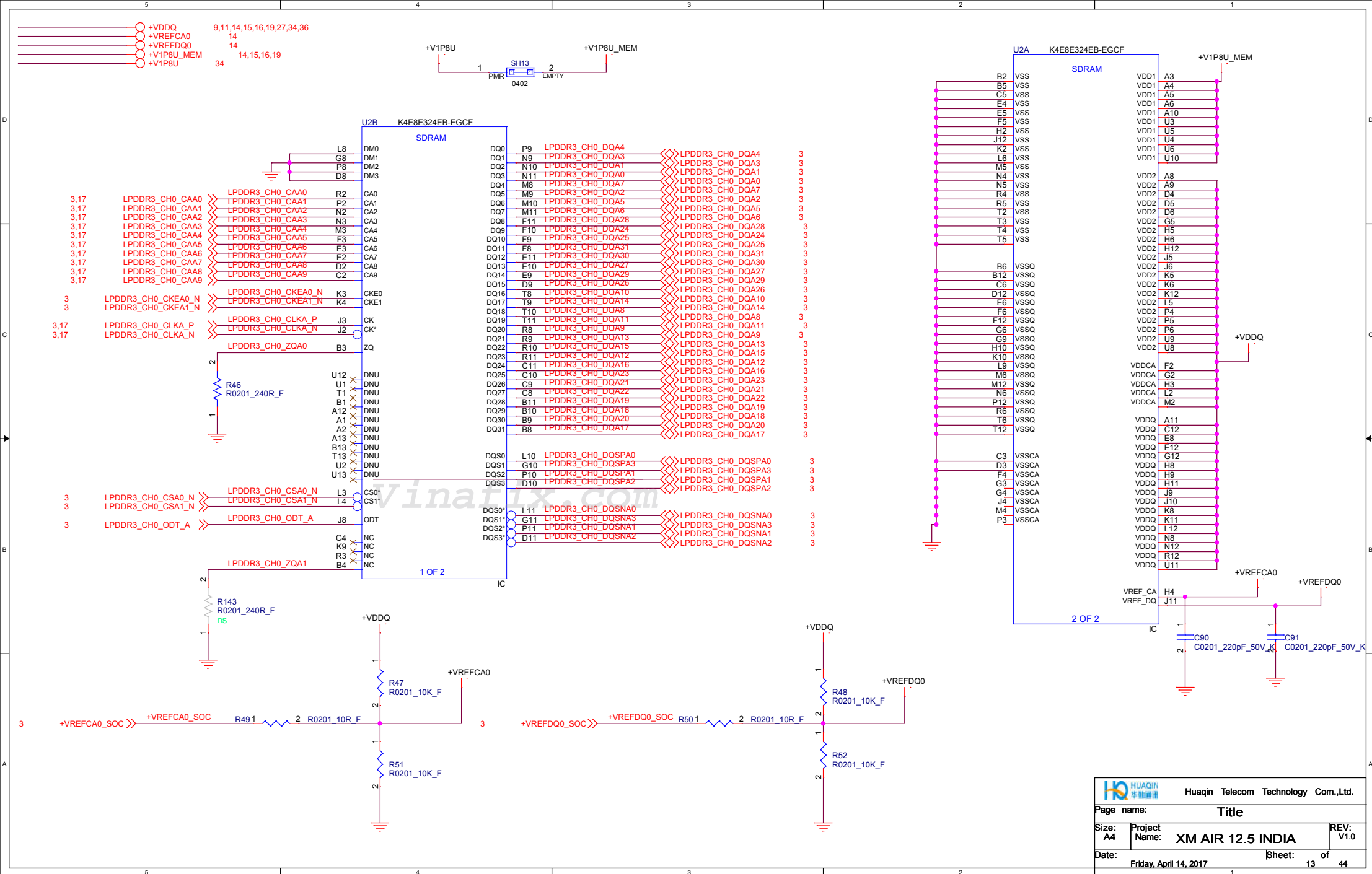


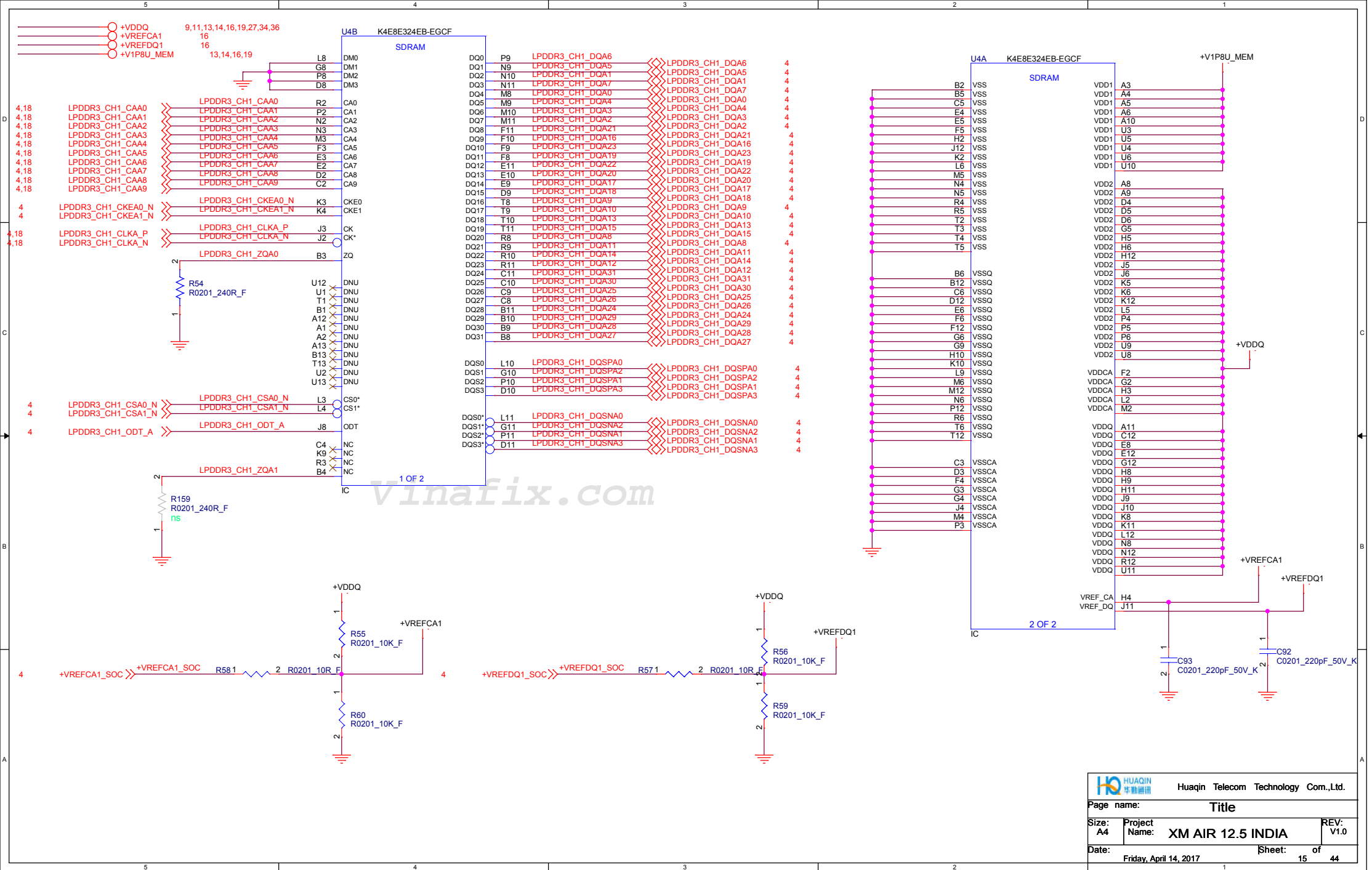
CAD NOTE: C1142 PLACE CLOSE TO PIN AA44

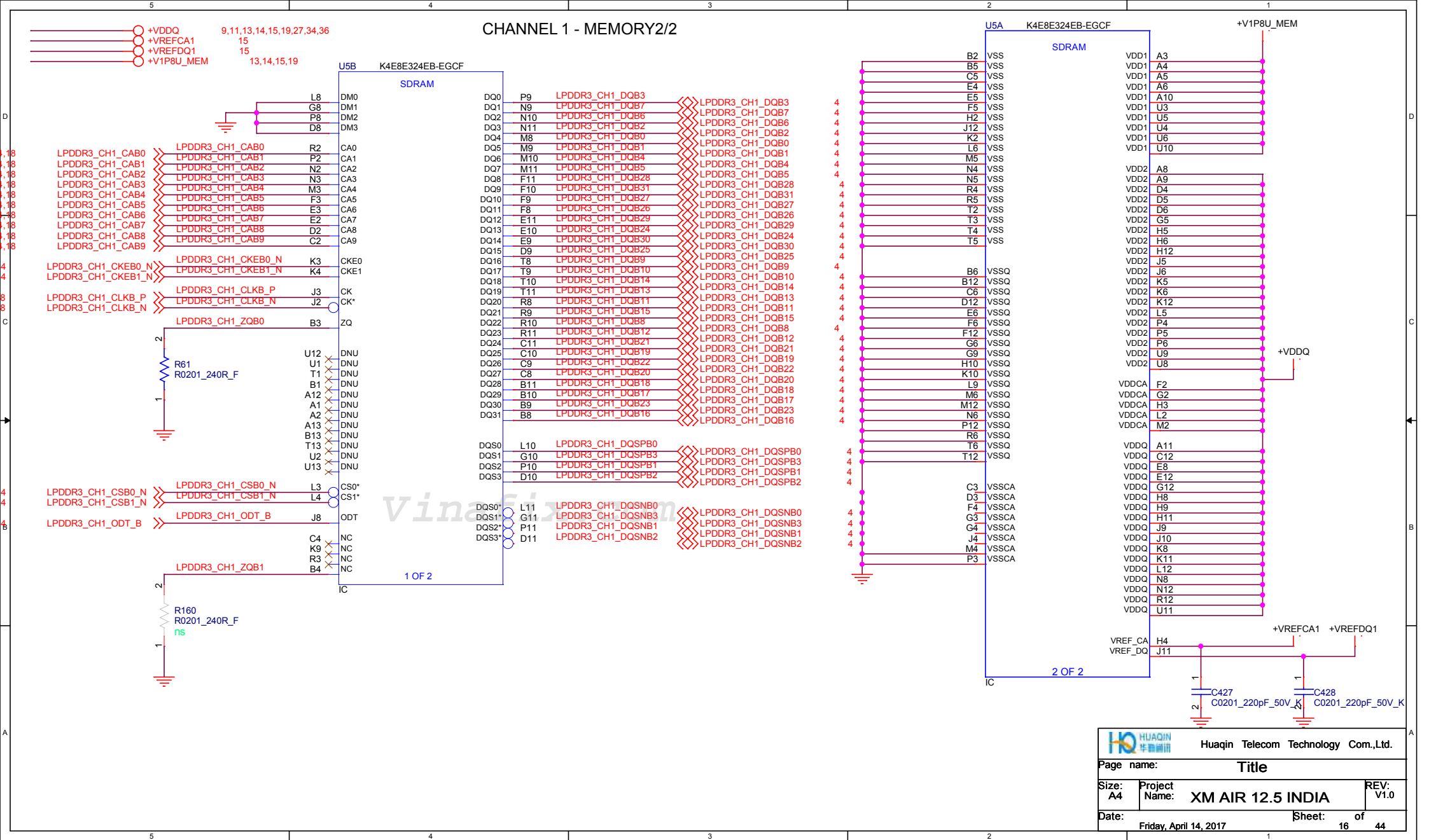
		Huaqin Telecom Technology Com.,Ltd.	
Page name:		Title	
Size: A4	Project Name:	REV: V1.0	
XM AIR 12.5 INDIA			
Date:	Sheet:		of
Friday, April 14, 2017		11	44



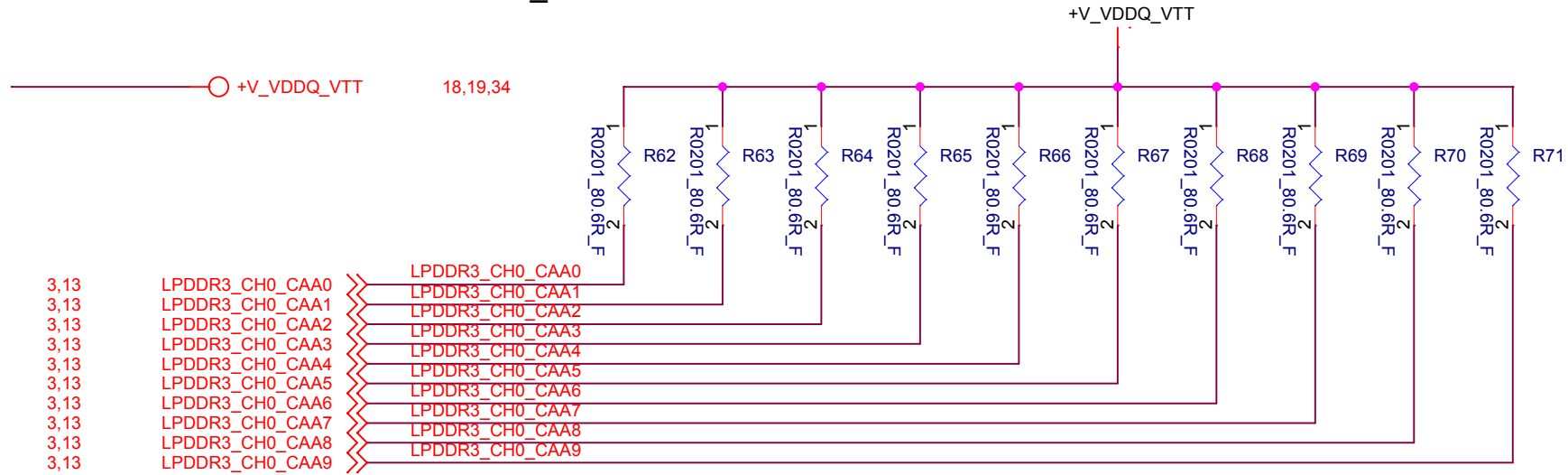
\$CDS_IMAGE|BOOTSTARP_2.bmp|2165|4414





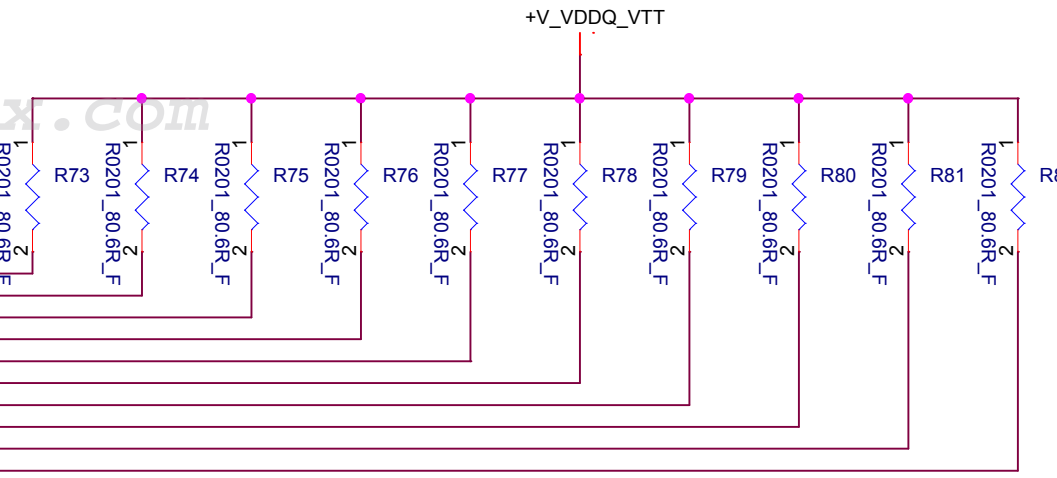


LPDDR3L-RS TERMINATION RESISTORS_CH0

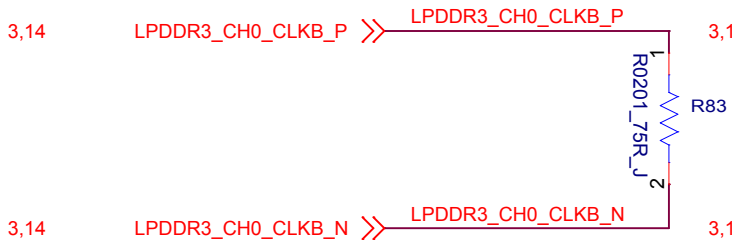


3,13 LPDDR3_CH0_CAA0
 3,13 LPDDR3_CH0_CAA1
 3,13 LPDDR3_CH0_CAA2
 3,13 LPDDR3_CH0_CAA3
 3,13 LPDDR3_CH0_CAA4
 3,13 LPDDR3_CH0_CAA5
 3,13 LPDDR3_CH0_CAA6
 3,13 LPDDR3_CH0_CAA7
 3,13 LPDDR3_CH0_CAA8
 3,13 LPDDR3_CH0_CAA9

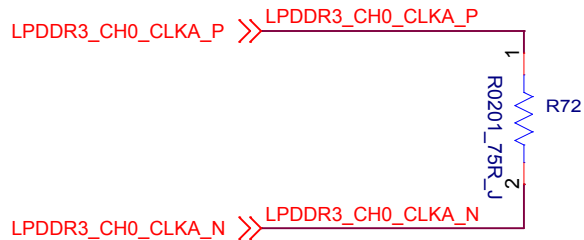
Vinafix.com



3,14 LPDDR3_CH0_CAB0
 3,14 LPDDR3_CH0_CAB1
 3,14 LPDDR3_CH0_CAB2
 3,14 LPDDR3_CH0_CAB3
 3,14 LPDDR3_CH0_CAB4
 3,14 LPDDR3_CH0_CAB5
 3,14 LPDDR3_CH0_CAB6
 3,14 LPDDR3_CH0_CAB7
 3,14 LPDDR3_CH0_CAB8
 3,14 LPDDR3_CH0_CAB9

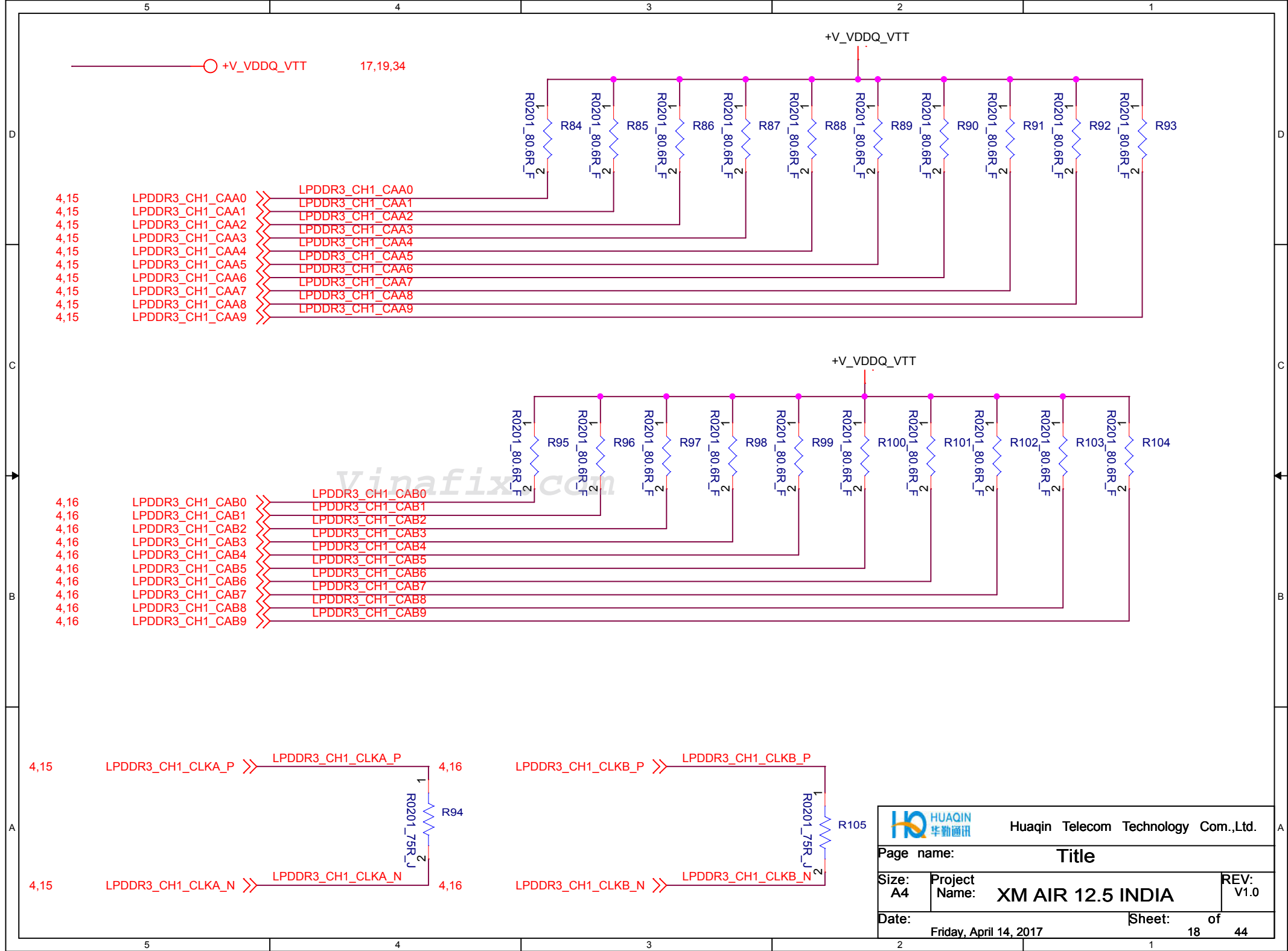


3,14 LPDDR3_CH0_CLKB_P
 3,14 LPDDR3_CH0_CLKB_N

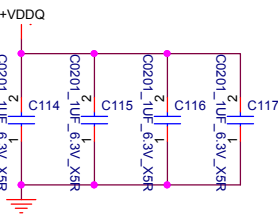
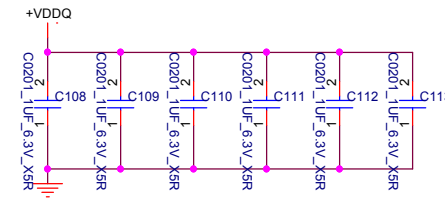
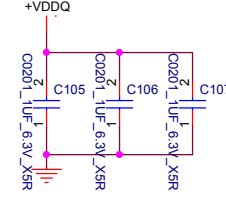
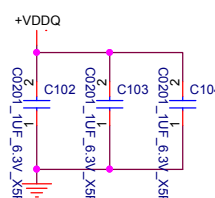
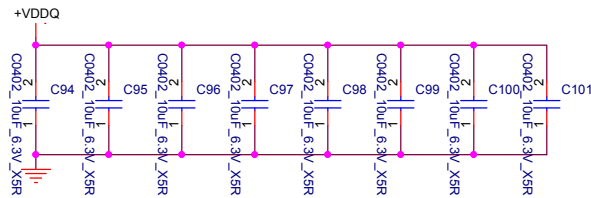


3,13 LPDDR3_CH0_CLKA_P
 3,13 LPDDR3_CH0_CLKA_N

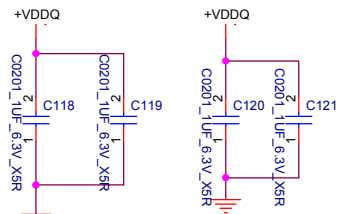
		Huaqin Telecom Technology Com.,Ltd.	
Page name:		Title	
Size: A4	Project Name:	XM AIR 12.5 INDIA	
Date:	REV: V1.0	Sheet: 17	of 44
Friday, April 14, 2017			



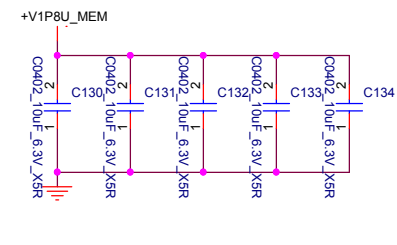
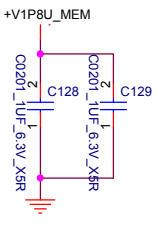
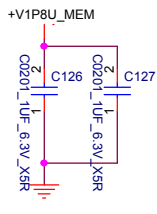
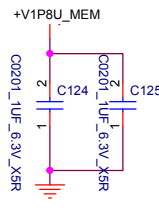
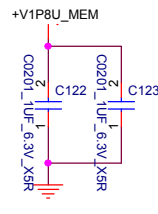
+VDDQ 9,11,13,14,15,16,27,34,36
 +V1P8U_MEM 13,14,15,16
 +V_VDDQ_VTT 17,18,34



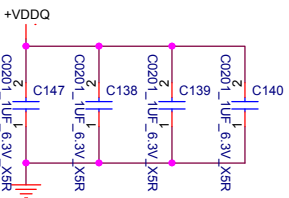
FOUR 0402 IN MID CHANNEL



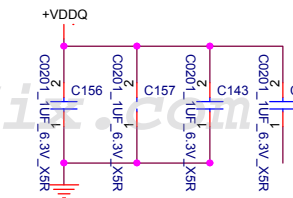
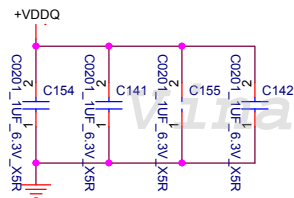
TWO 0402 ON EACH END CHANNEL



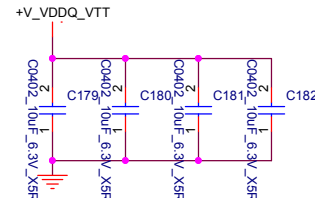
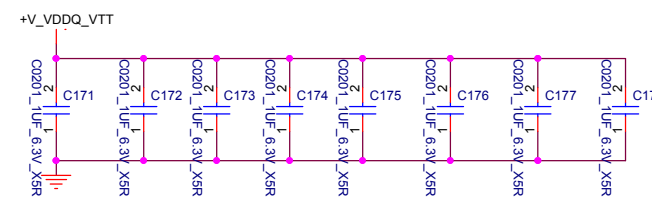
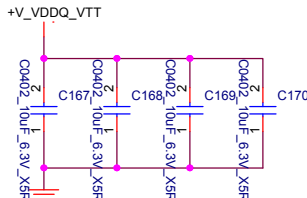
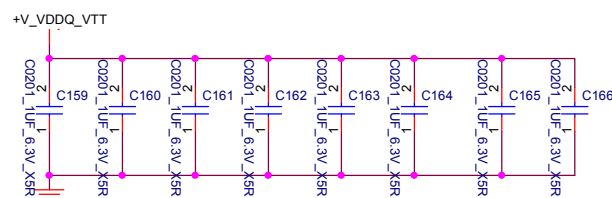
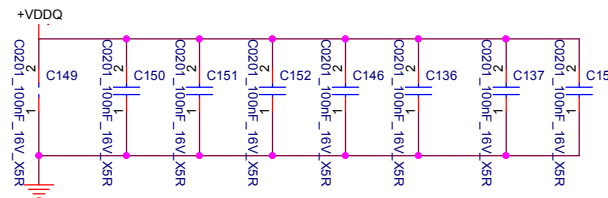
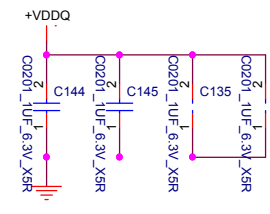
Vinafix.com




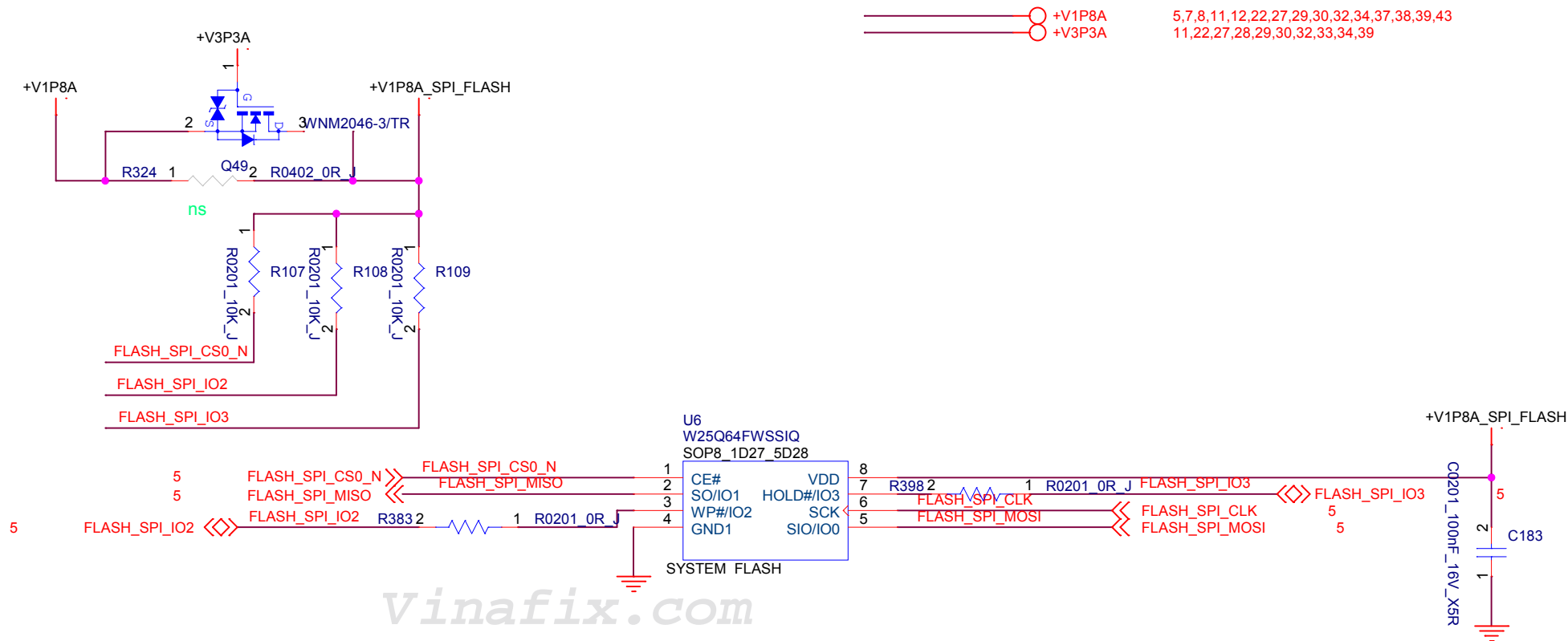
NOTE: PLACE ON TOP - 4 PER DEVICE



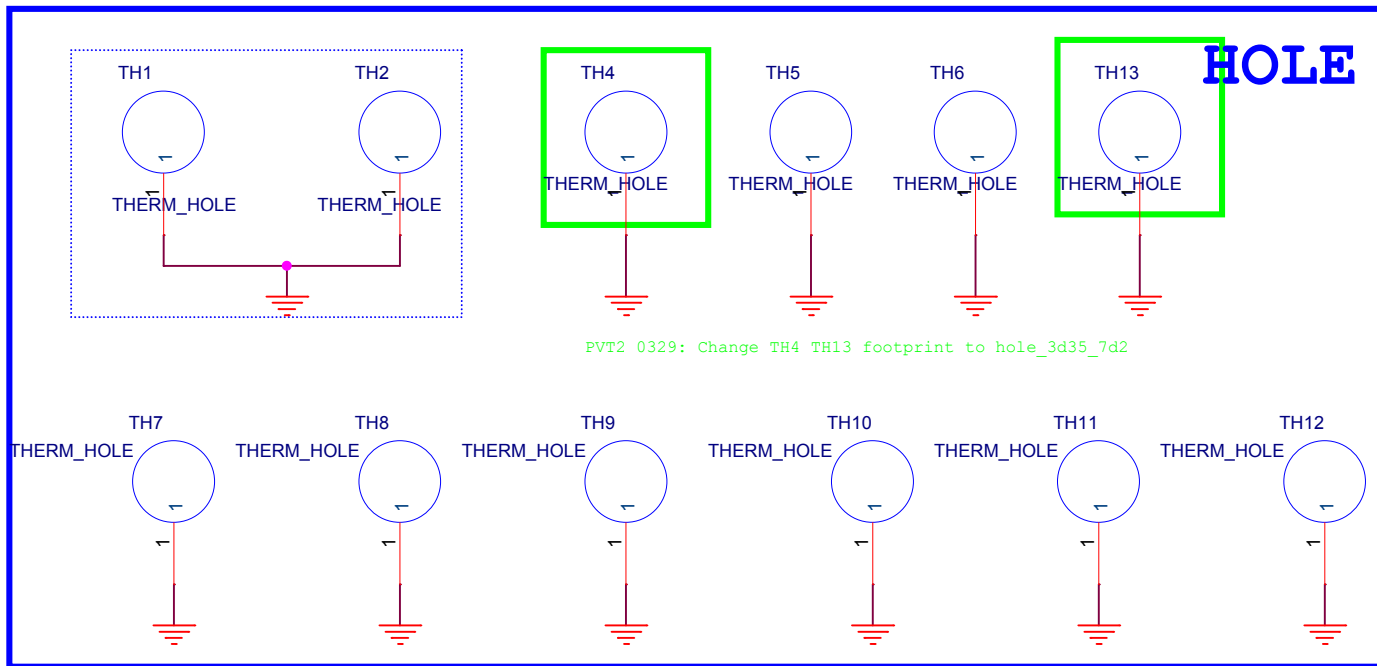
NOTE: PLACE ON TOP - 4 PER DEVICE

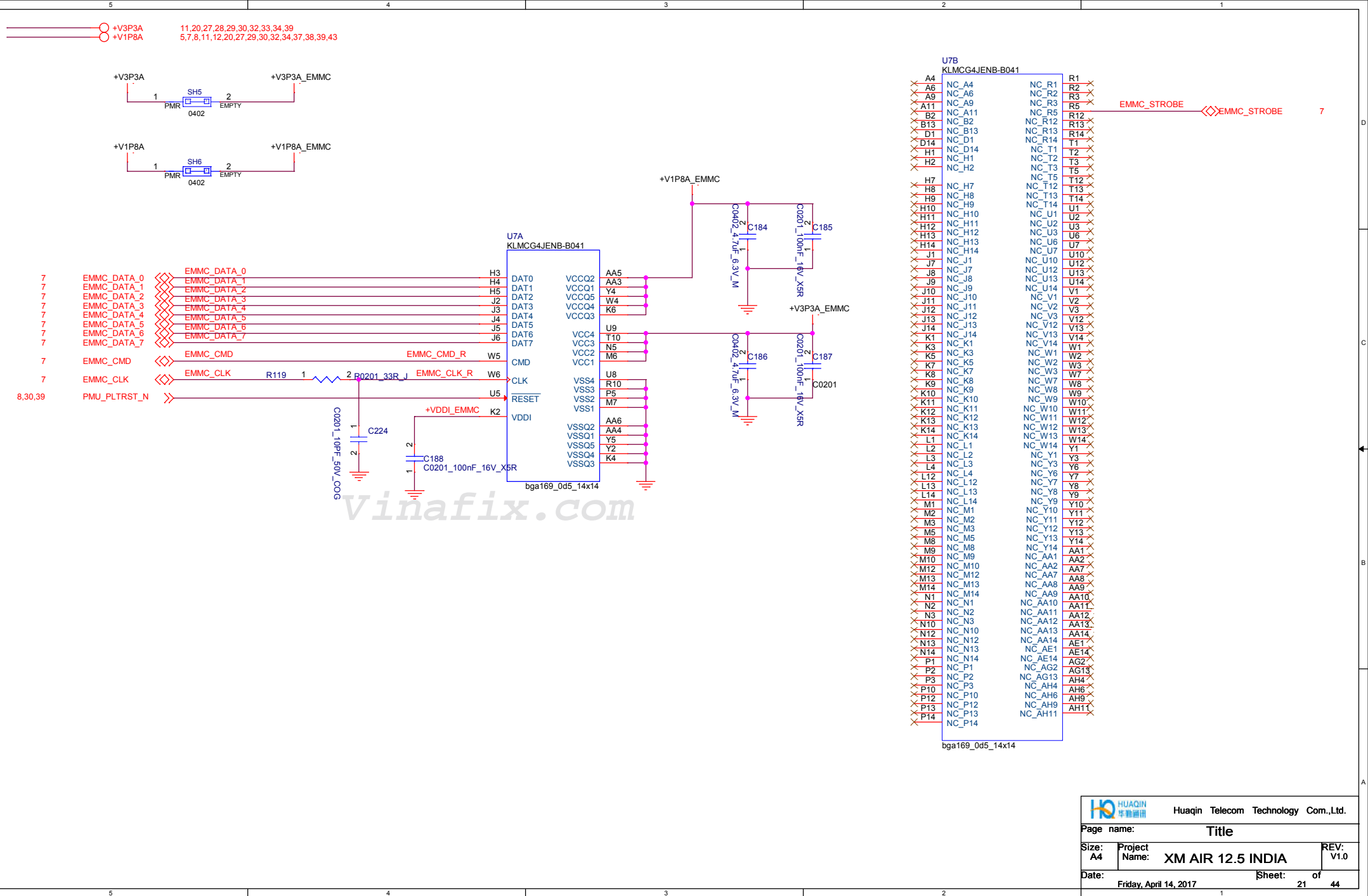


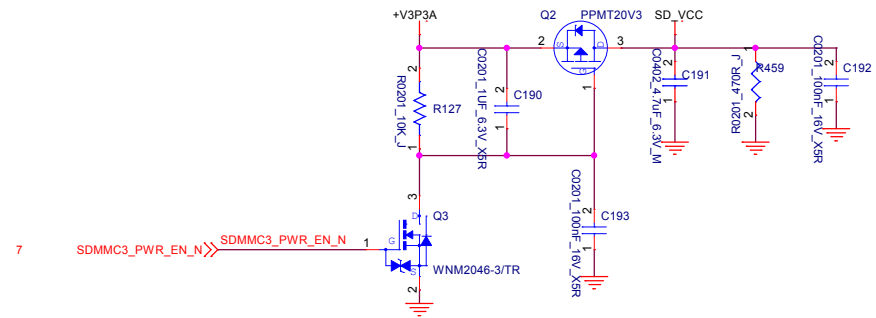
		Huaqin Telecom Technology Com.,Ltd.	
Page name:		Title	
Size: A4	Project Name:	XM AIR 12.5 INDIA	
Date:	Friday, April 14, 2017	Sheet: 19	of 44
		REV: V1.0	



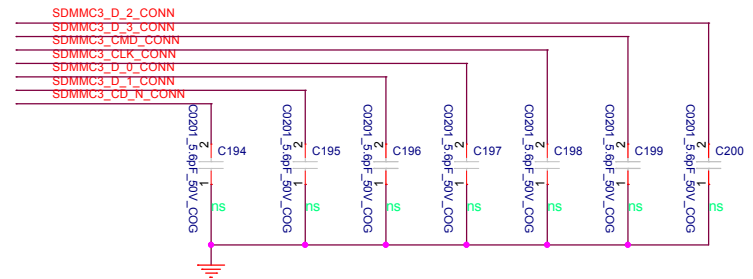
Vinafix.com



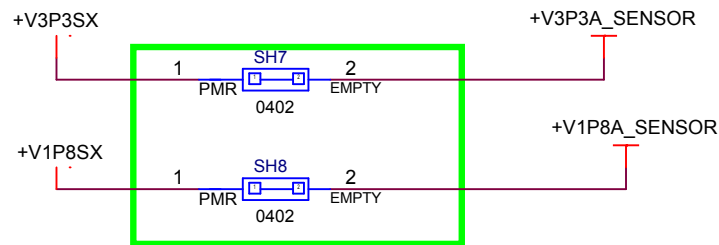




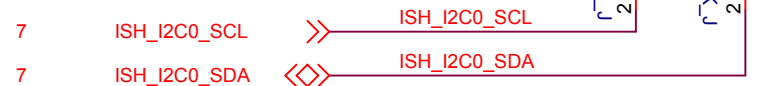
Line	Signal	Source	Destination
44	USBSD_CD#	R128 2 ns	1 R0201_0R_J SDMMC3_CD_N_R
44	USBSD_DATA0	R497 2 ns	1 R0201_0R_J SDMMC3_D_0_CONN
44	USBSD_DATA1	R498 2 ns	1 R0201_0R_J SDMMC3_D_1_CONN
44	USBSD_CLK_R	R499 2 ns	1 R0201_0R_J SDMMC3_CLK_CONN
44	USBSD_CMD	R500 2 ns	1 R0201_0R_J SDMMC3_CMD_CONN
44	USBSD_DATA3	R501 2 ns	1 R0201_0R_J SDMMC3_D_3_CONN
44	USBSD_DATA2	R502 2 ns	1 R0201_0R_J SDMMC3_D_2_CONN



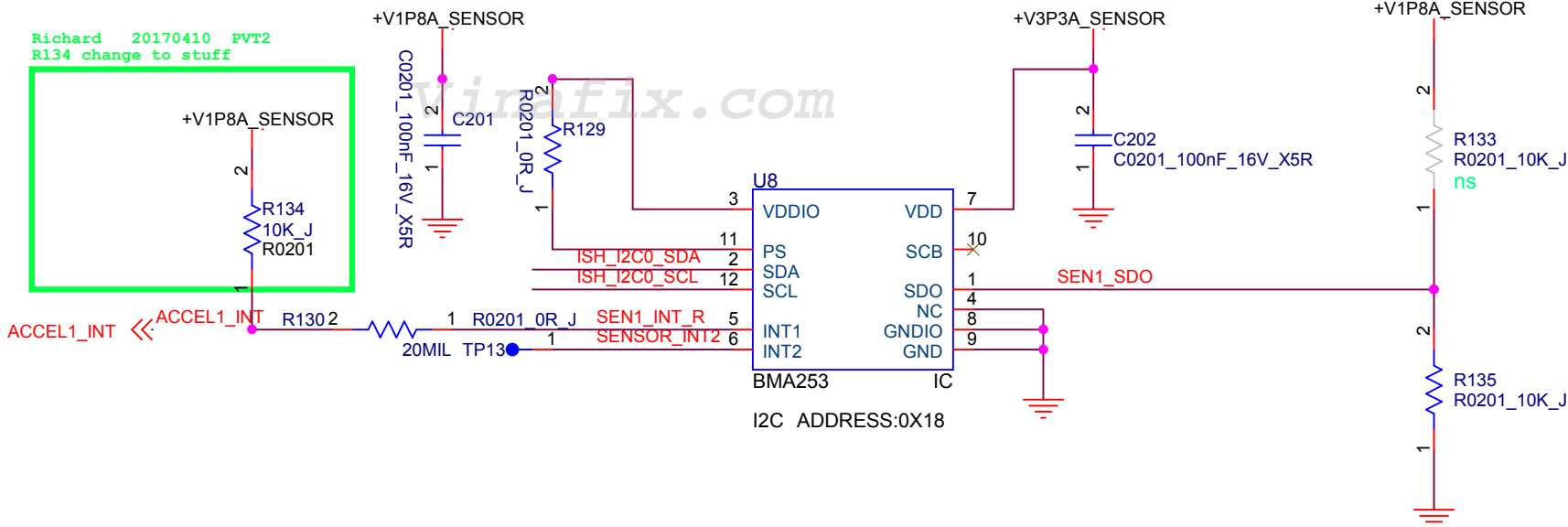
+V3P3A 11,20,22,27,28,29,30,32,33,34,39
 +V1P8A 5,7,8,11,12,20,22,27,29,30,32,34,37,38,39,43
 +V3P3SX 21,25,30,32,33,43,44
 +V1P8SX 21,25,37



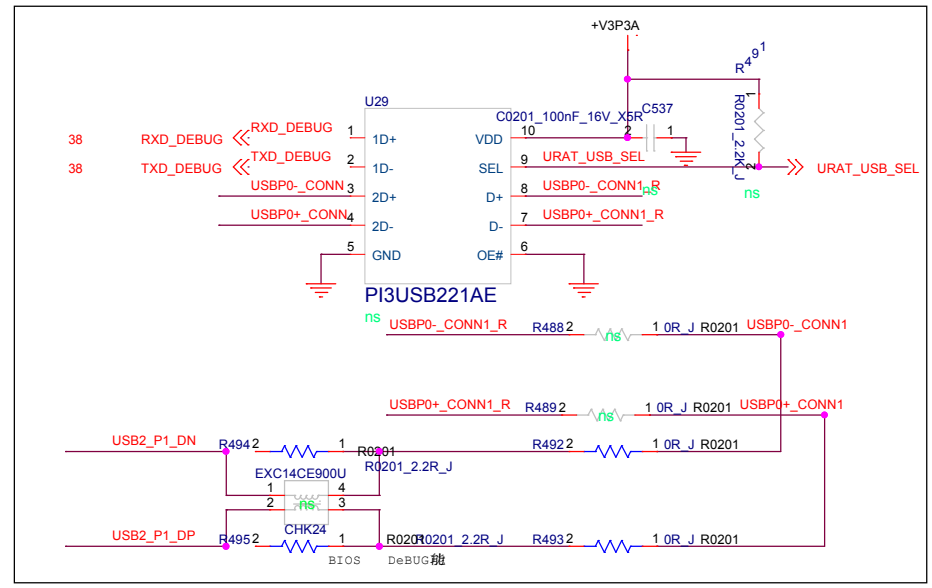
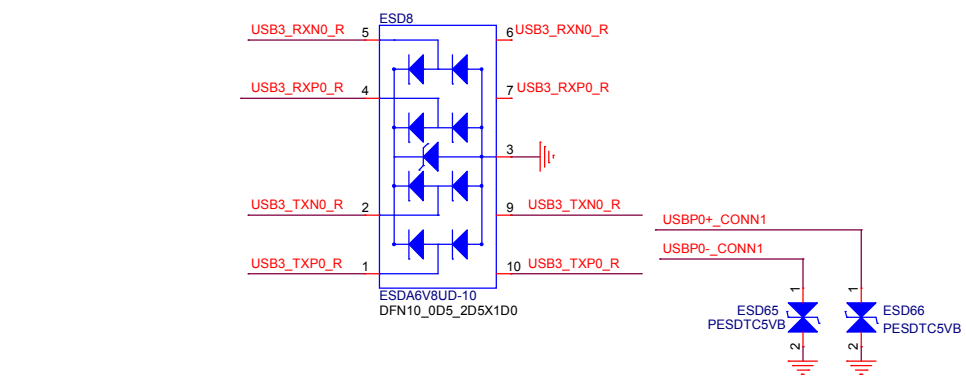
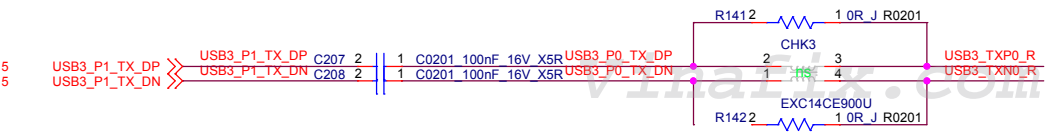
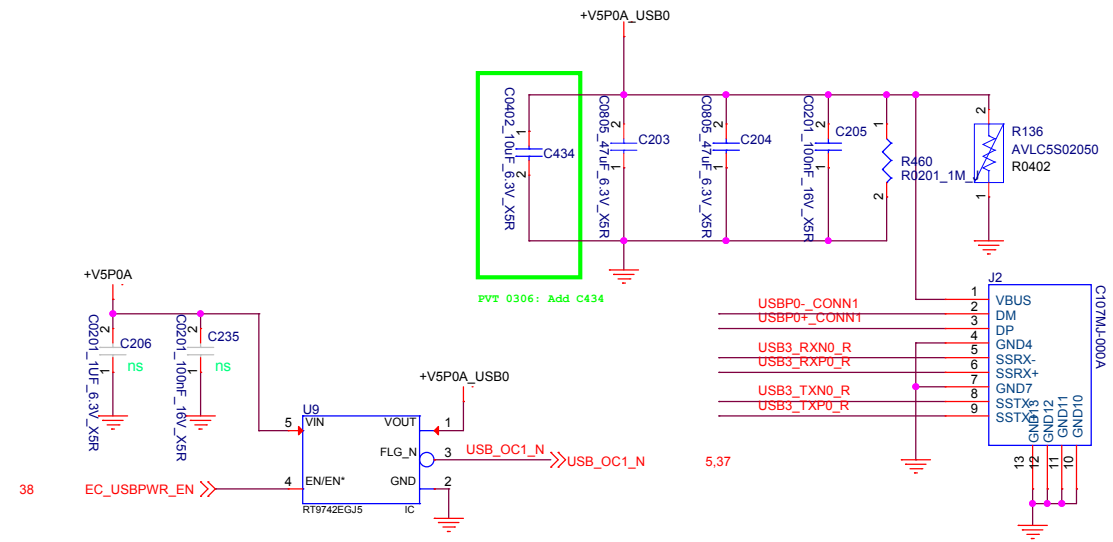
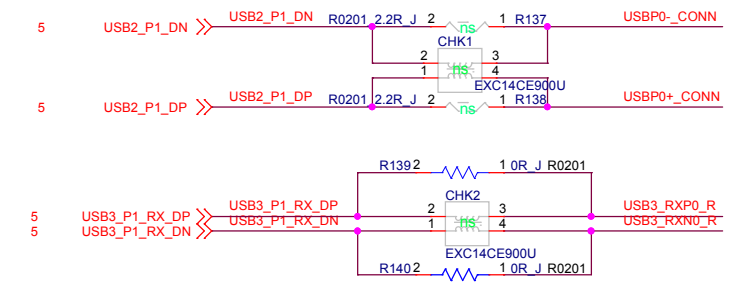
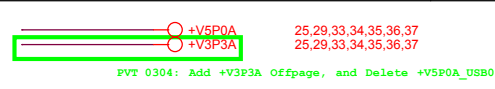
PVT 0304: Change to Shortpad for cost down

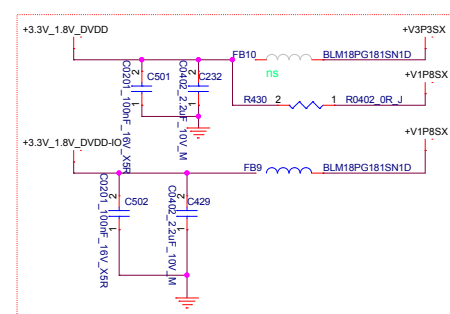
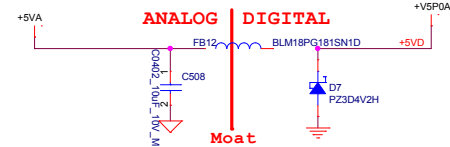
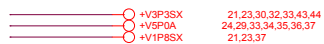


Richard 20170410 PVT2
 R134 change to stuff

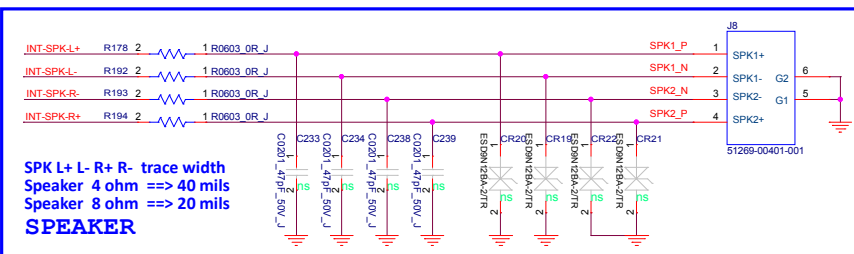
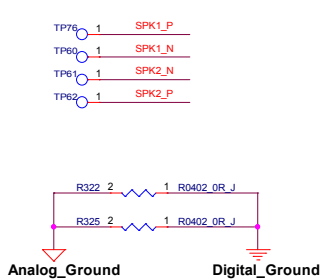
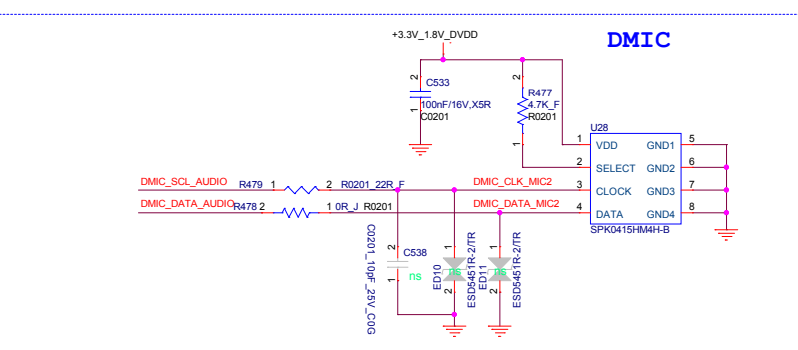
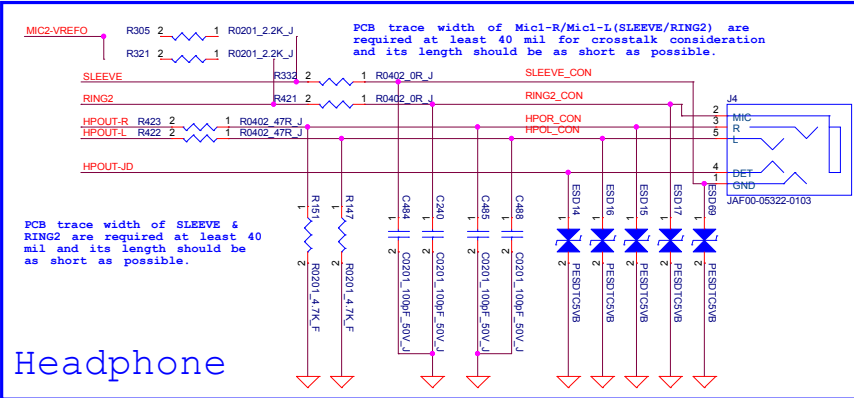
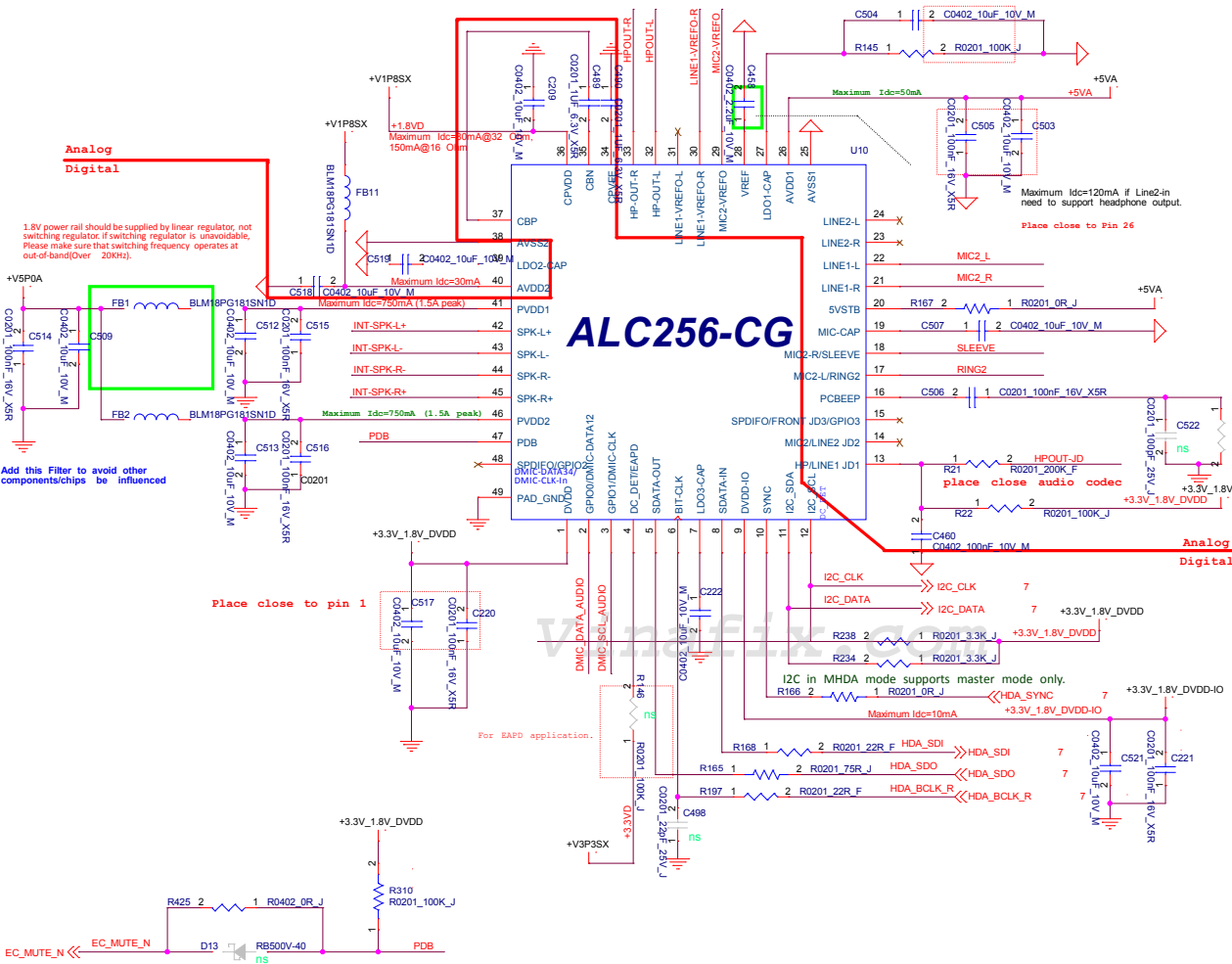
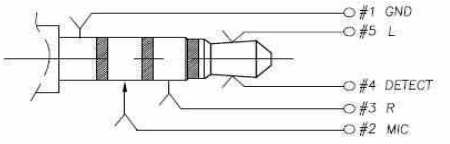


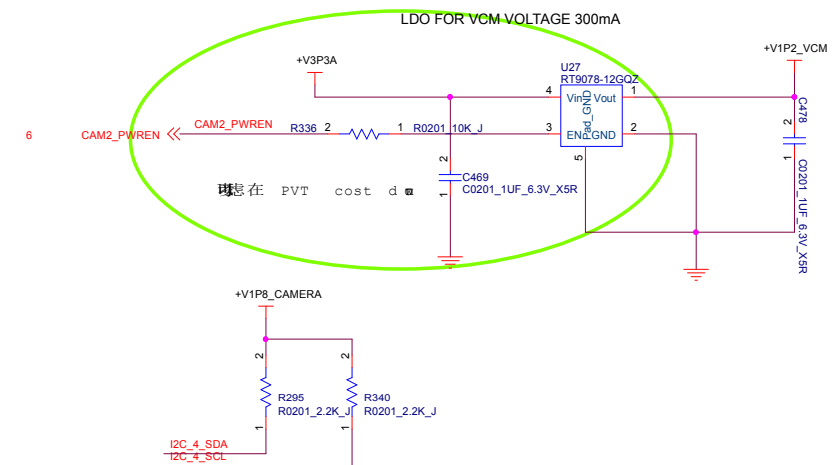
Vinafix.com

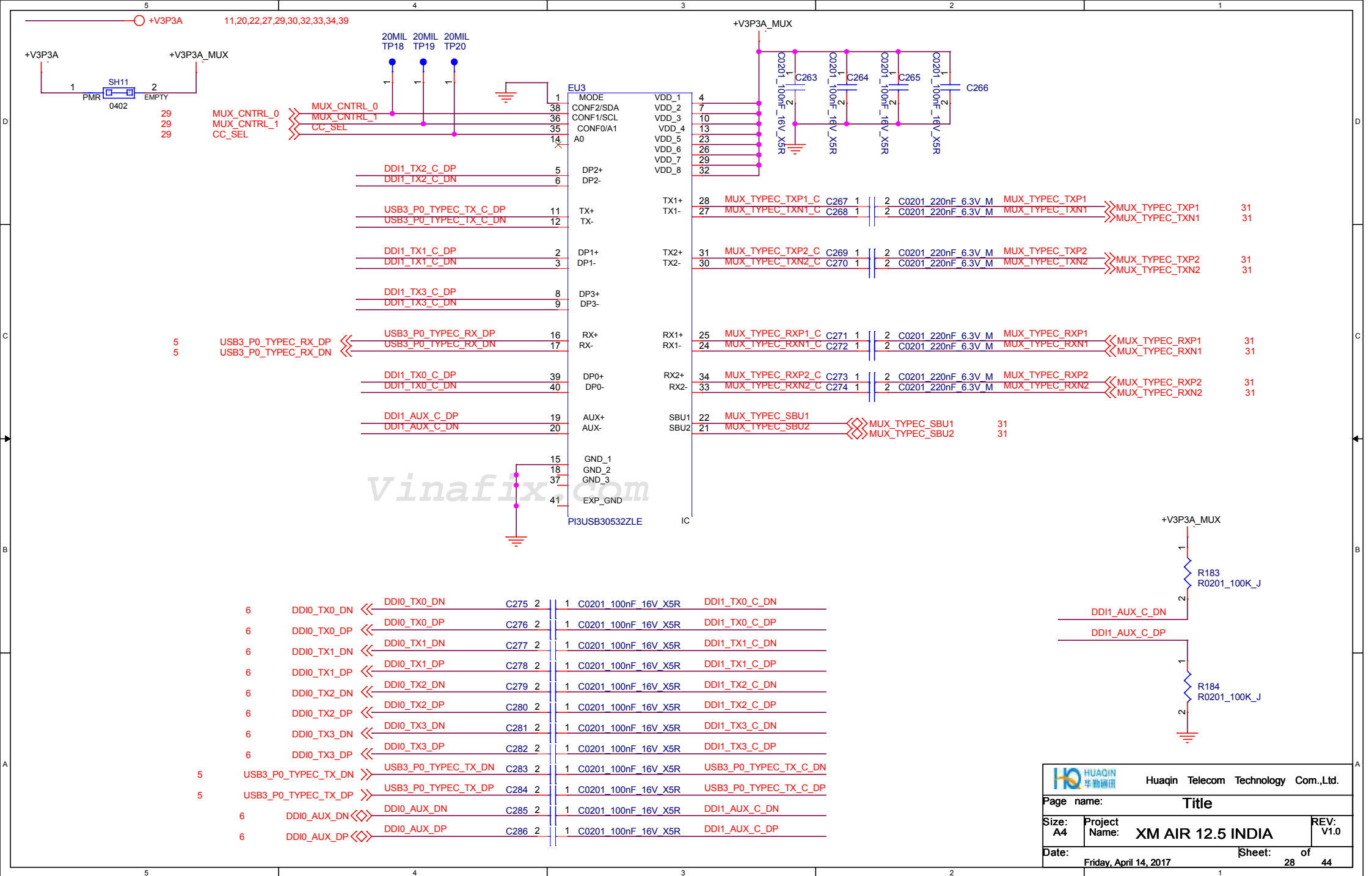


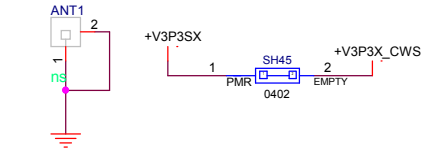


Power requirement:- DVDD must >= DVDD IO.		
3.3V 1.8V DVDD	3.3V 1.8V DVDD IO	Result
3.3V +/-10%	3.3V +/-10%	support
3.3V +/-10%	1.8V +/-5%	support
1.8V +/-5%	1.8V +/-5%	support
1.8V +/-5%	1.5V +/-5%	support
1.8V +/-5%	3.3V +/-10%	Not support

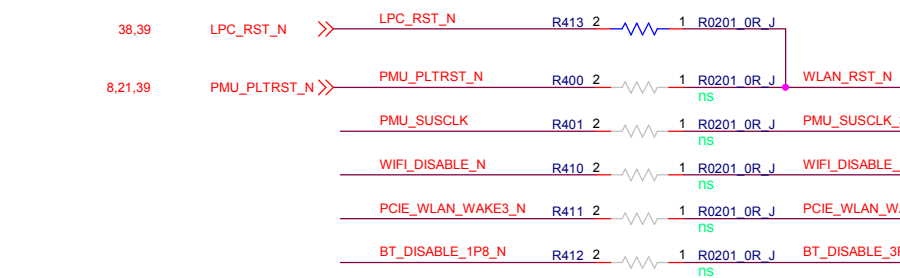
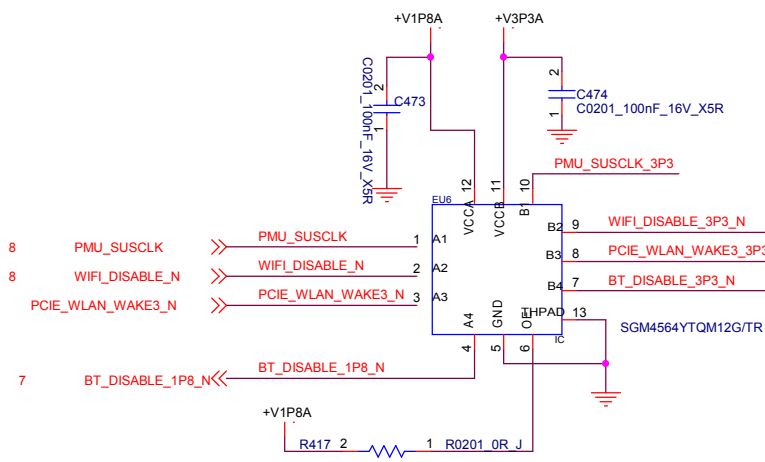
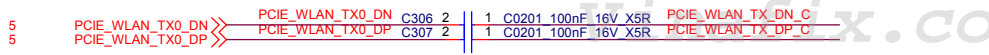
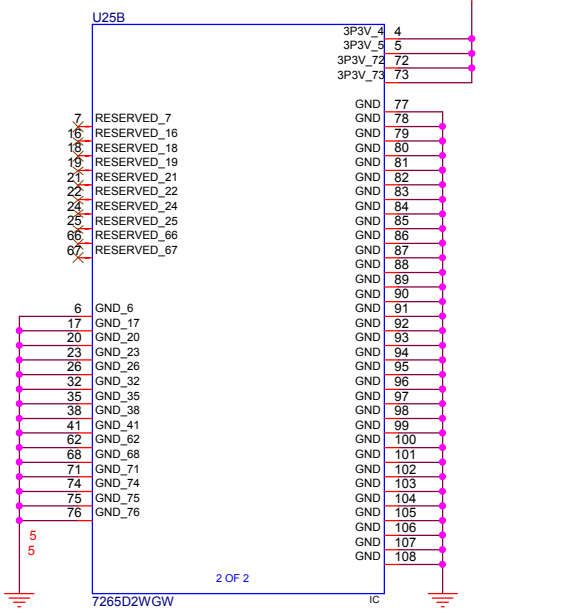
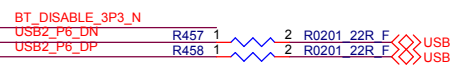
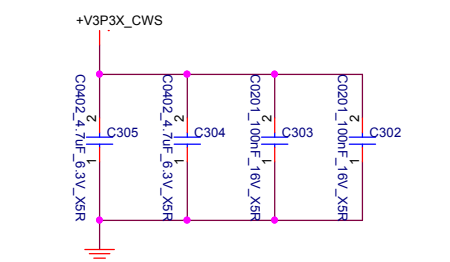
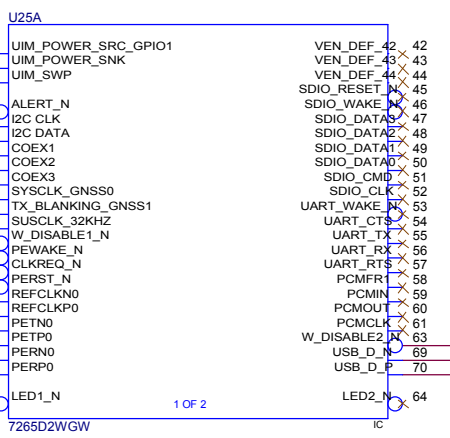
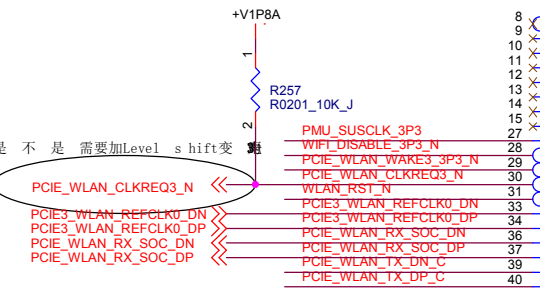






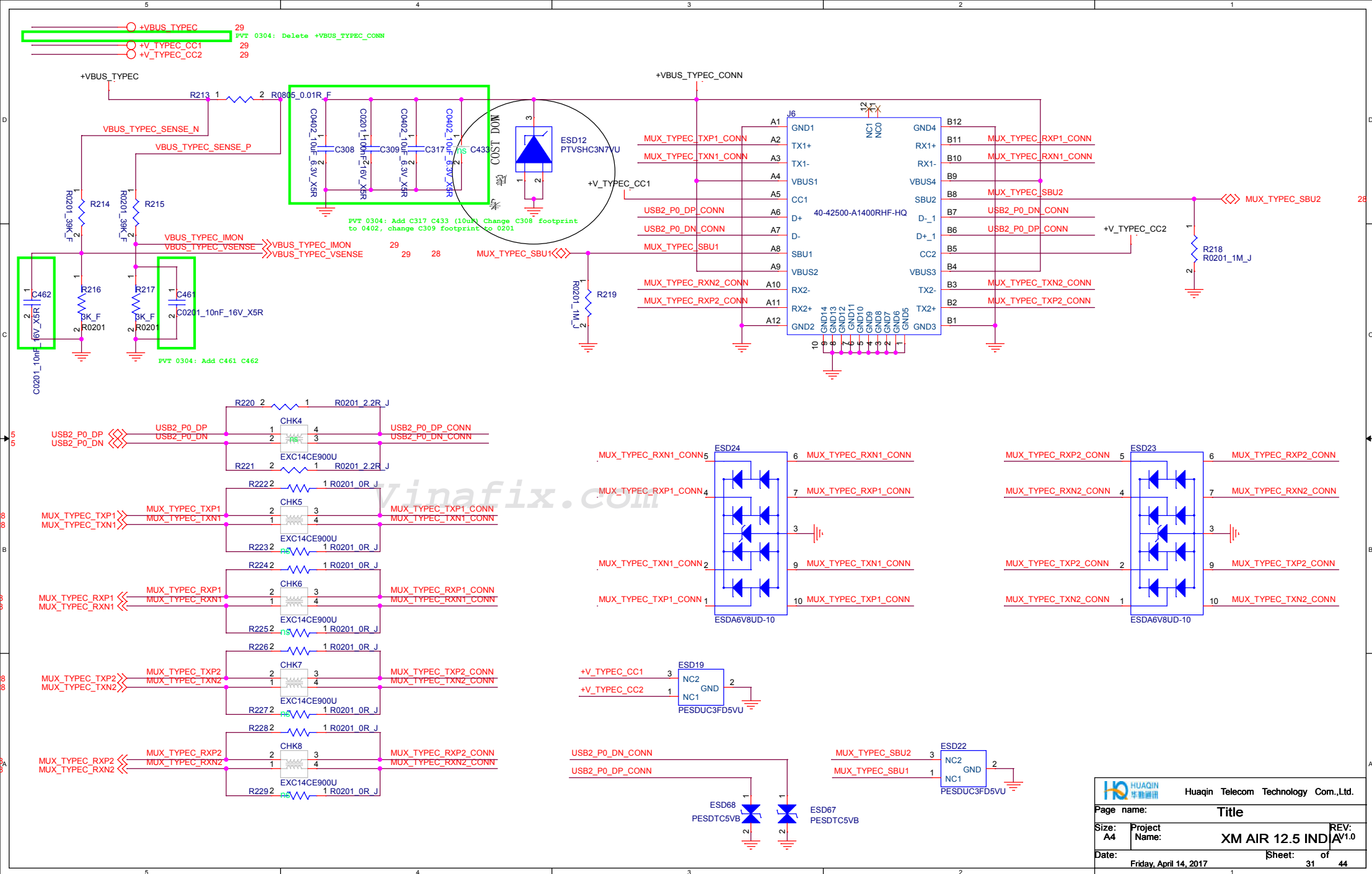


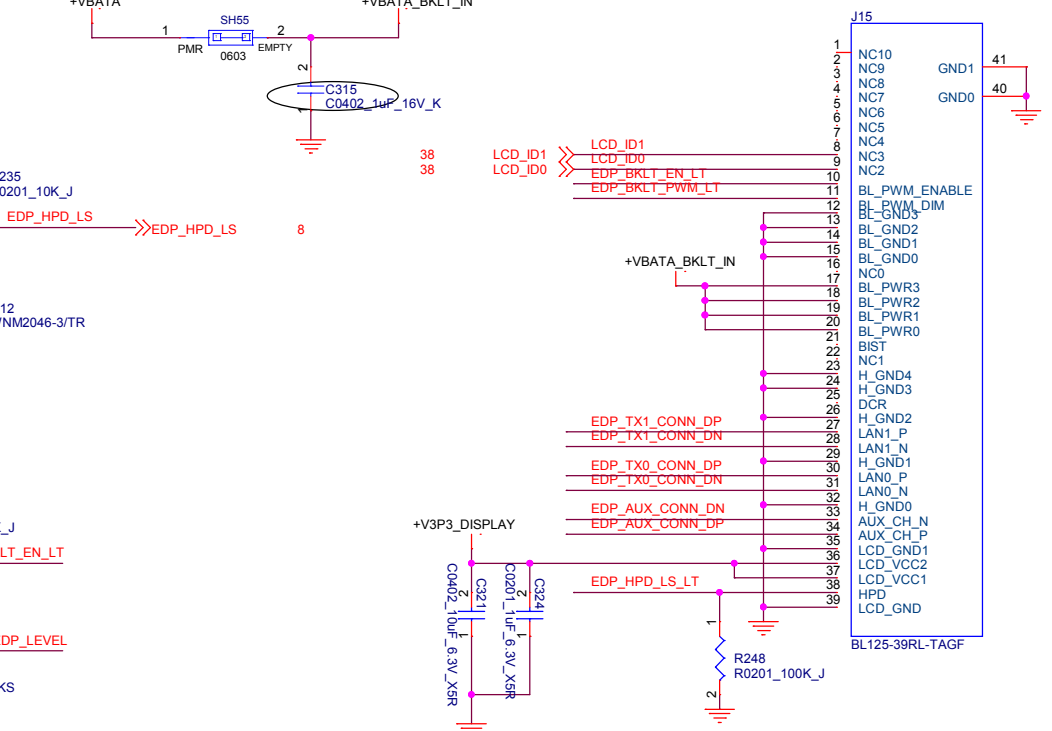
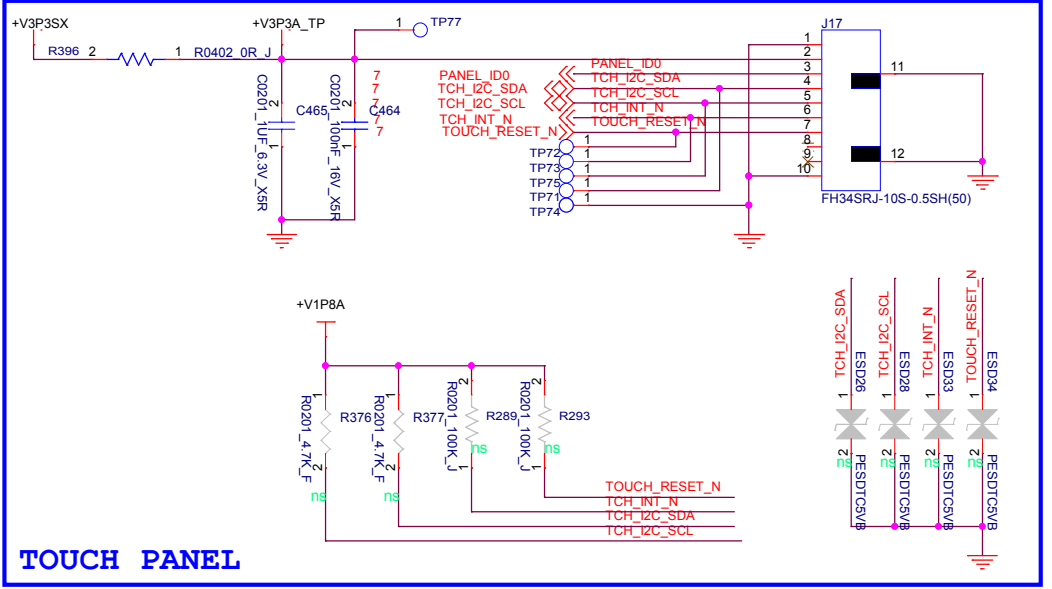
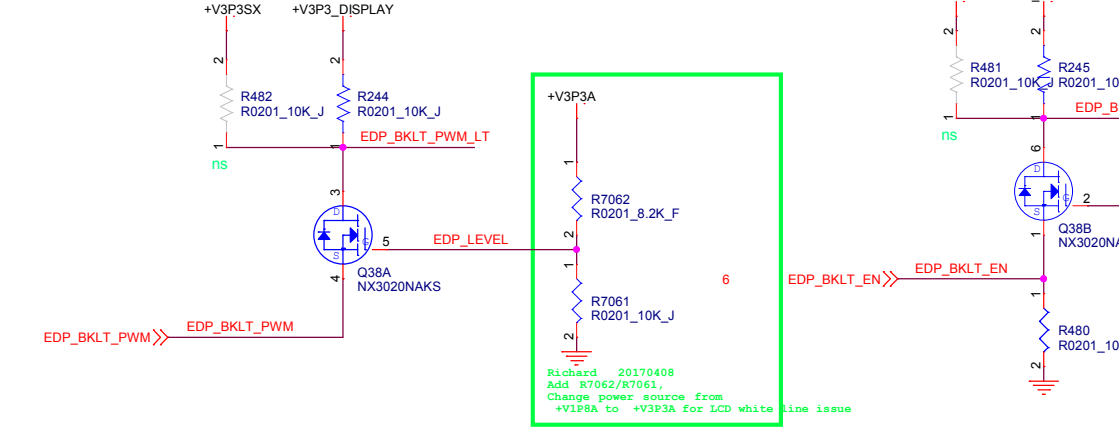
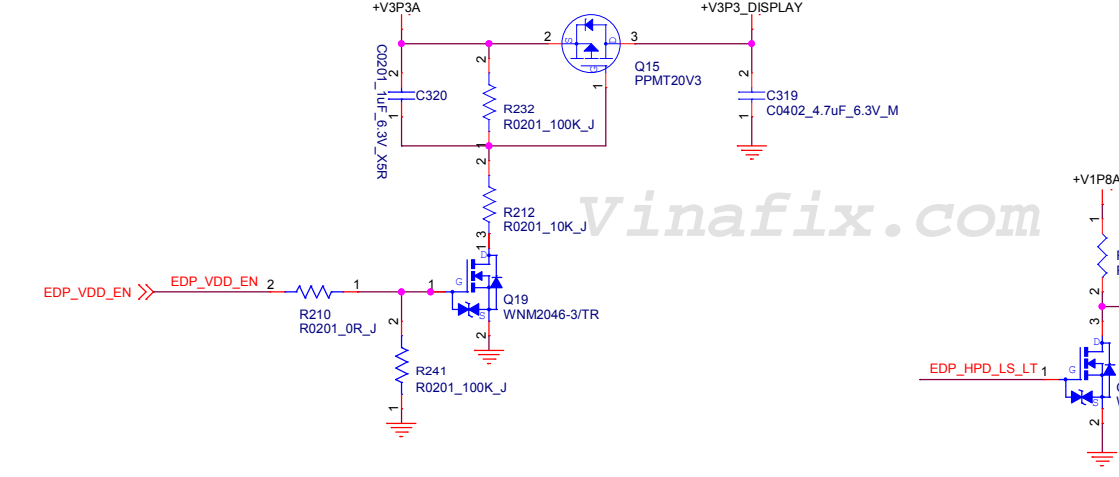
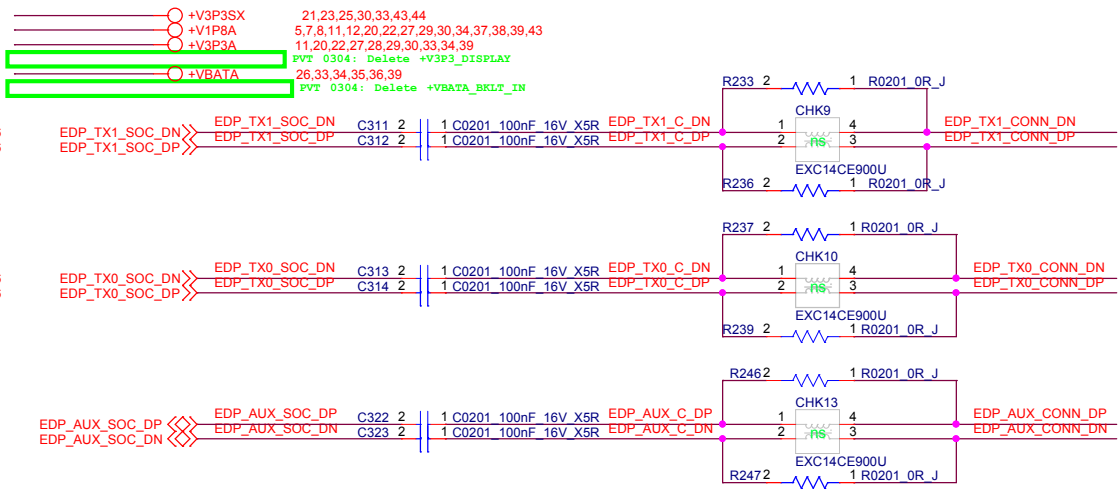
THIS DESIGN SUPPORTS STONE PEAK ONLY

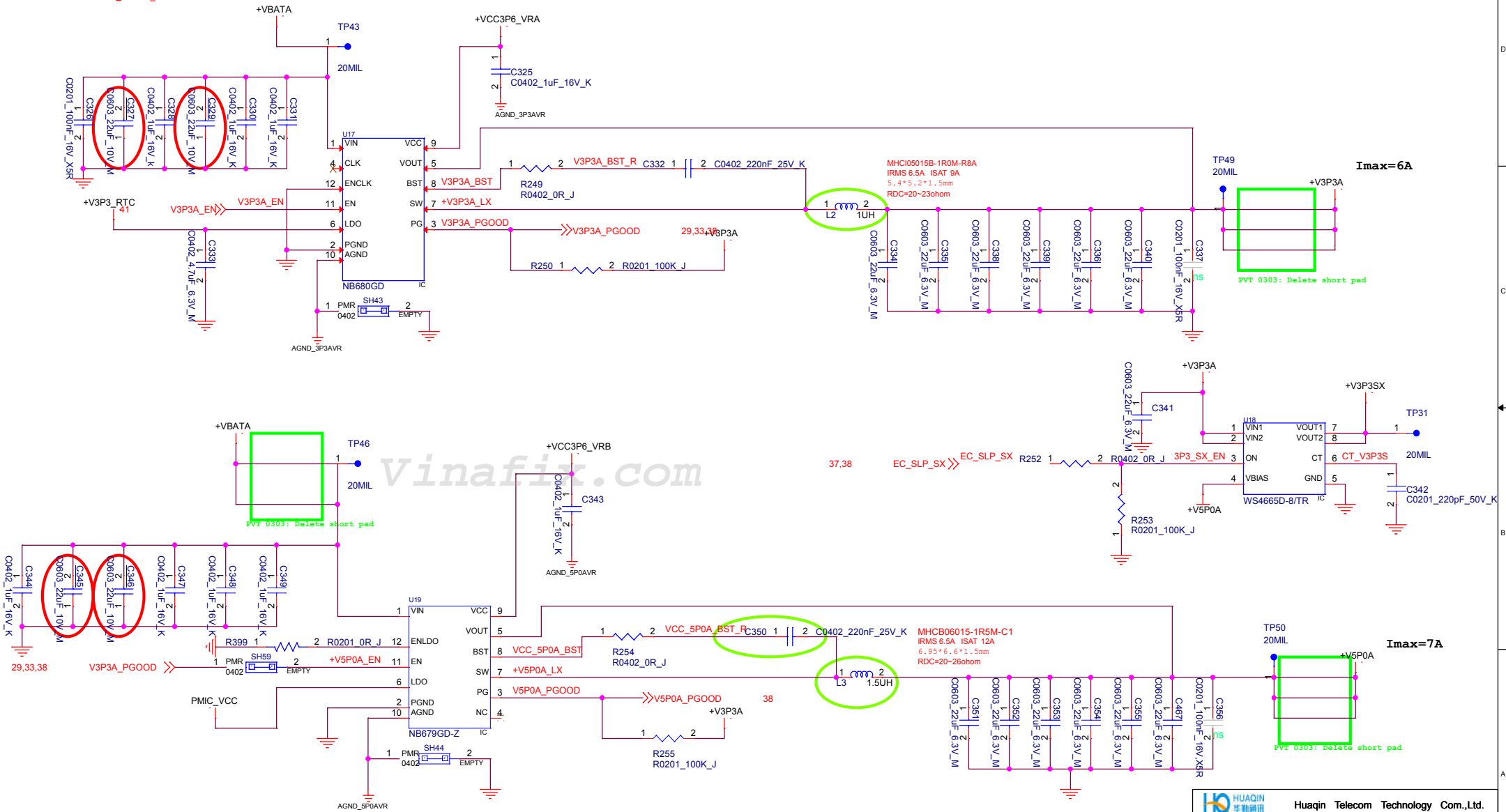


Vinafix.com

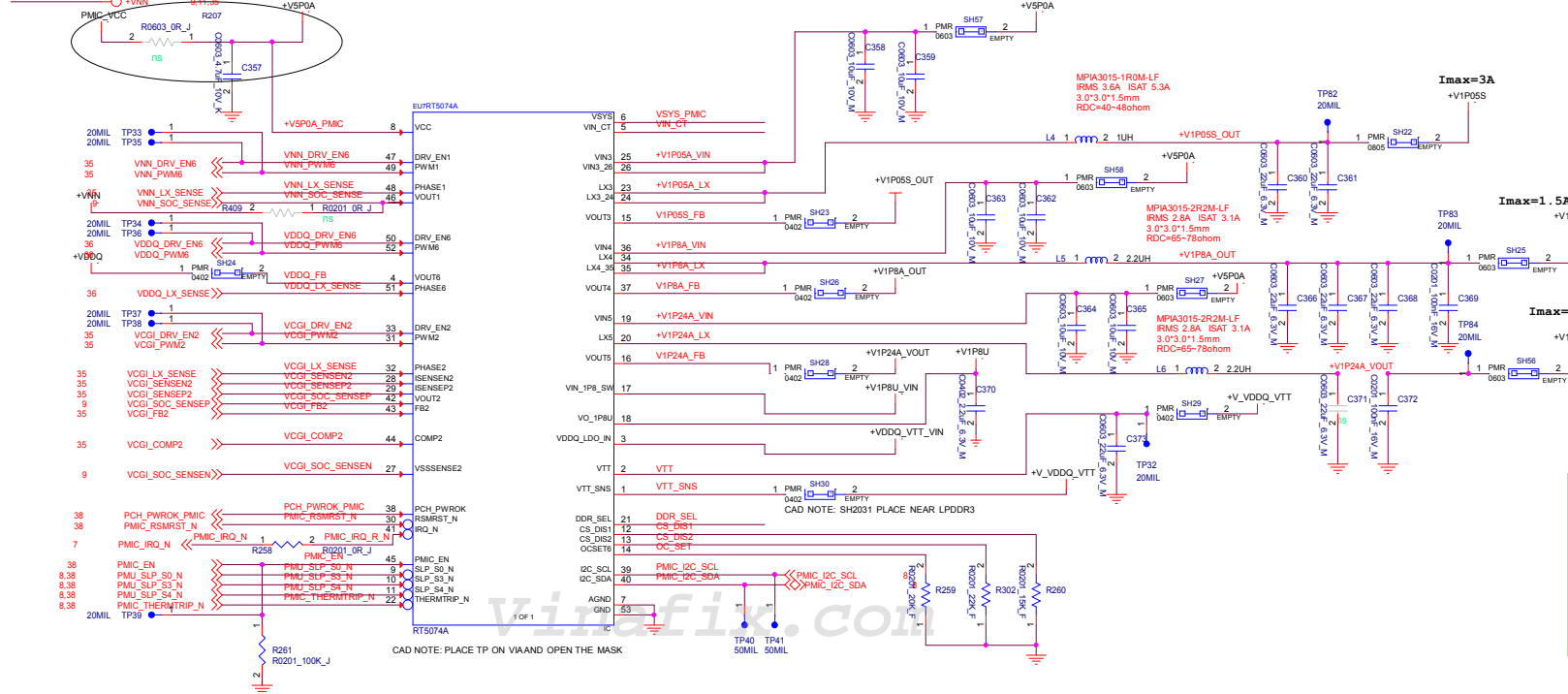
Huaqin Telecom Technology Com.,Ltd.	
Page name:	Title
Size: A4	Project Name: XM AIR 12.5 INDIA
Date: Friday, April 14, 2017	Sheet: 30 of 44

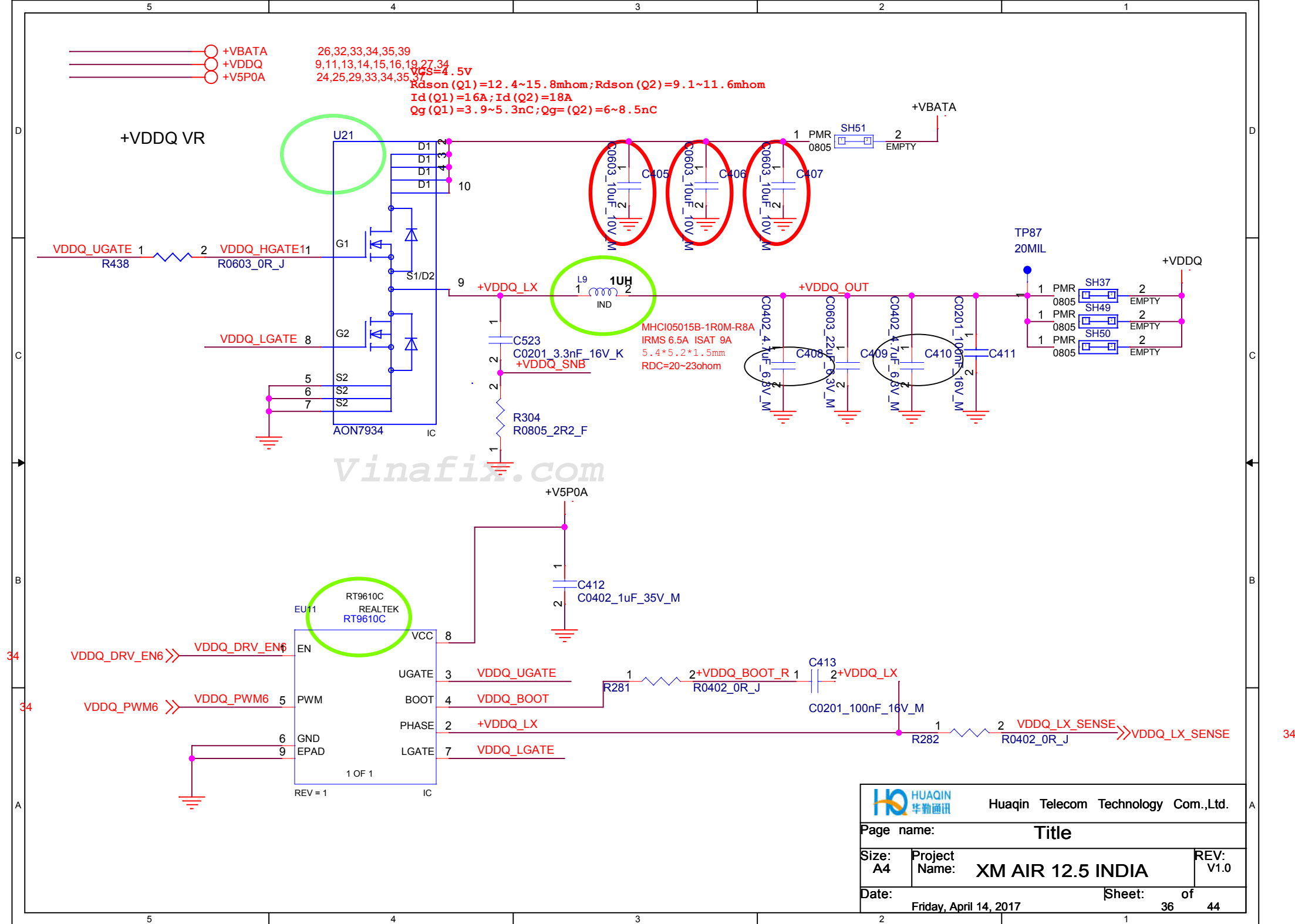


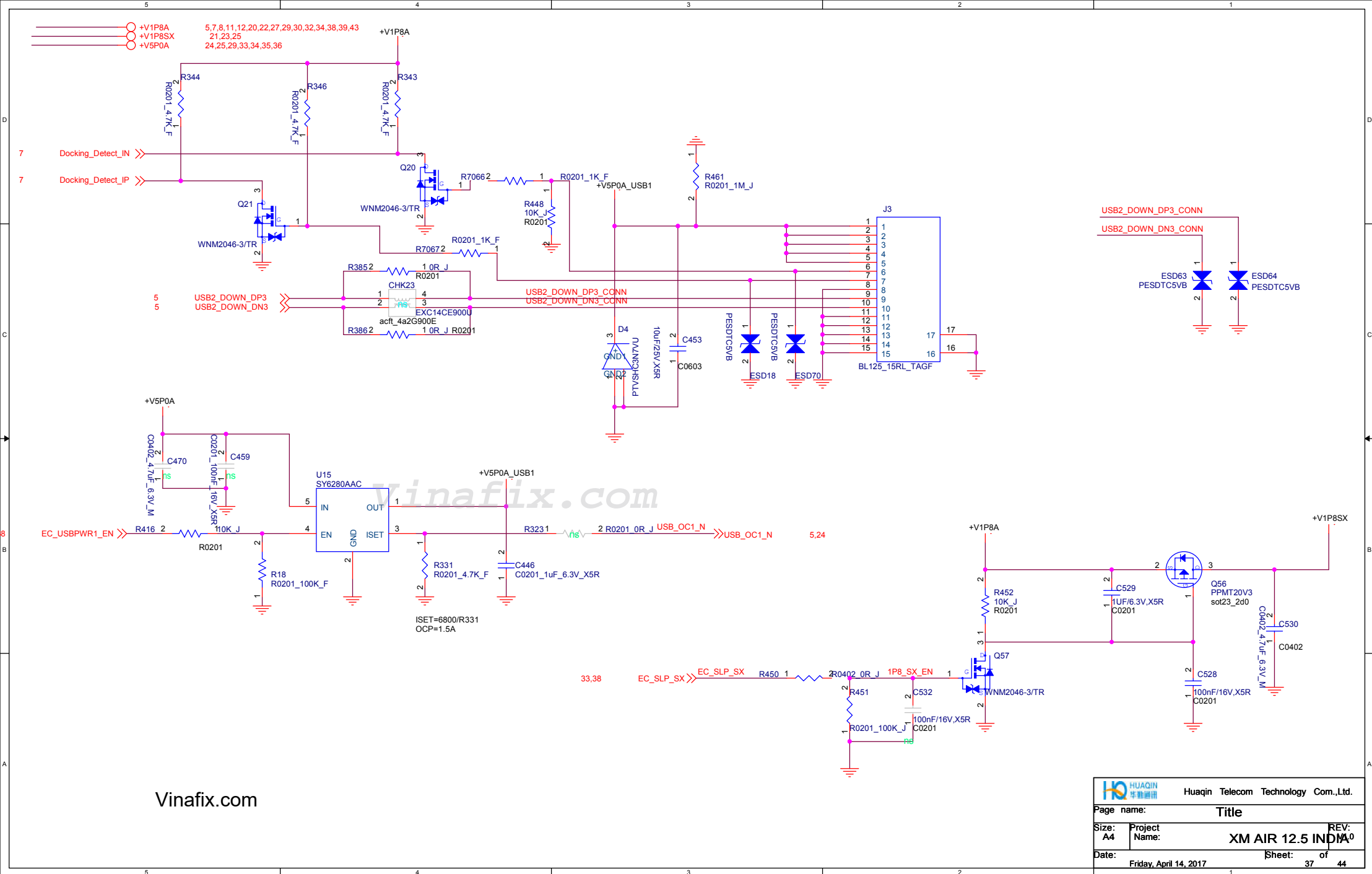


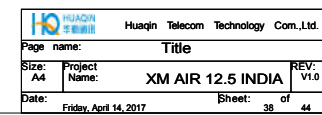


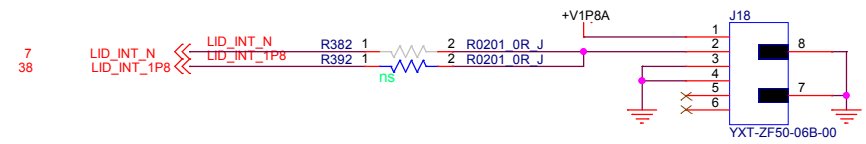
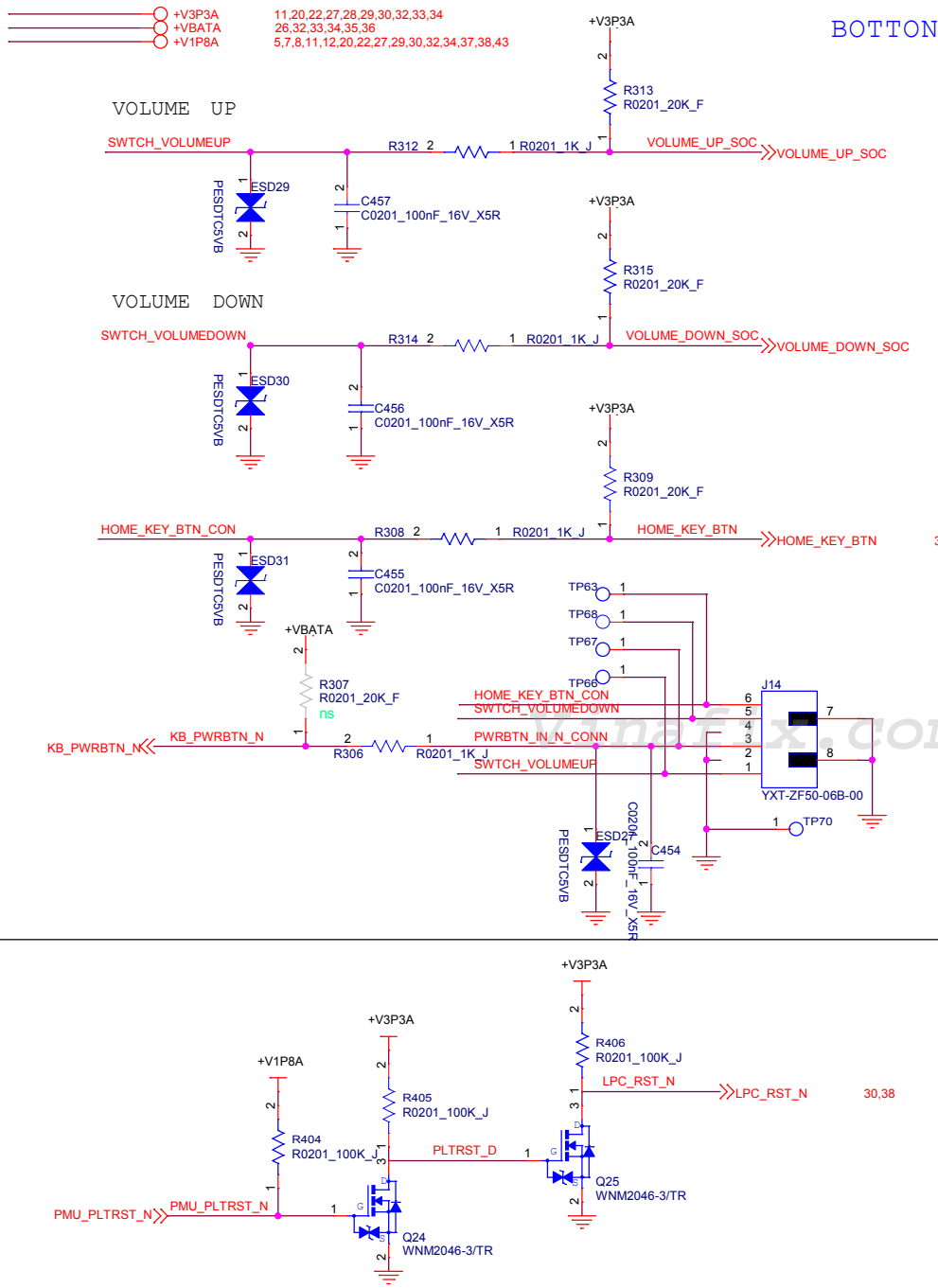
+VSP0A 24,25,29,33,35,36,37
 +VIP0SS 9,11
 +VIP0A 5,7,8,11,12,20,22,27,29,30,32,37,38,39,43
 +VIP24A 9,11
 +VIP8U 13
 +VDDQ_VTT_VIN 34
 +VSP1_RTC 8,33,38,41
 PMIC_VCC 33
 +VBATA 26,32,33,35,36,39
 +VSP0A 11,20,22,27,29,30,32,33,39
 +V_VDDQ_VTT 17,18,19
 +VDDQ_VTT_VIN 34
 +VDDQ 9,11,13,14,15,16,19,27,36
 +VIN 8,11,36



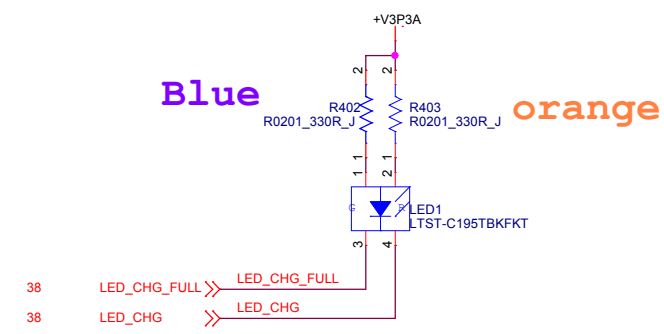






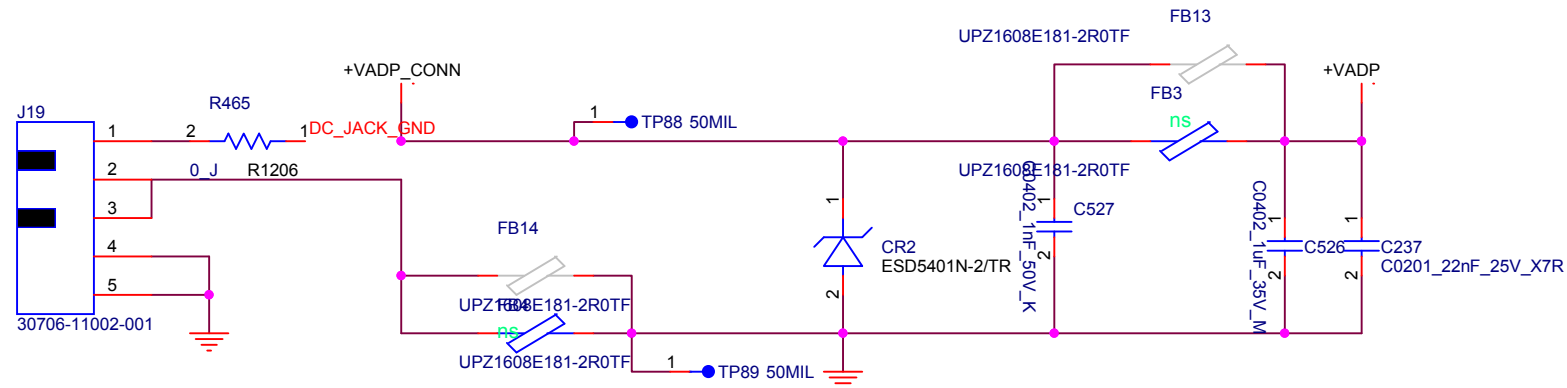


Charger LED

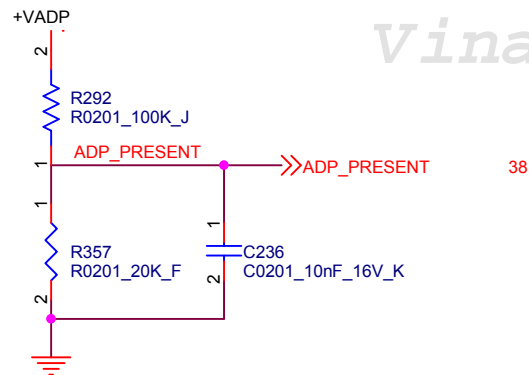


 Huaqin Telecom Technology Com.,Ltd.	
Page name:	Title
Size: A4	Project Name: XM AIR 12.5 INDIA
Date: Friday, April 14, 2017	REV: V1.0
Sheet: 39	of 44

PVT 0304: Delete +VADP_CONN
26



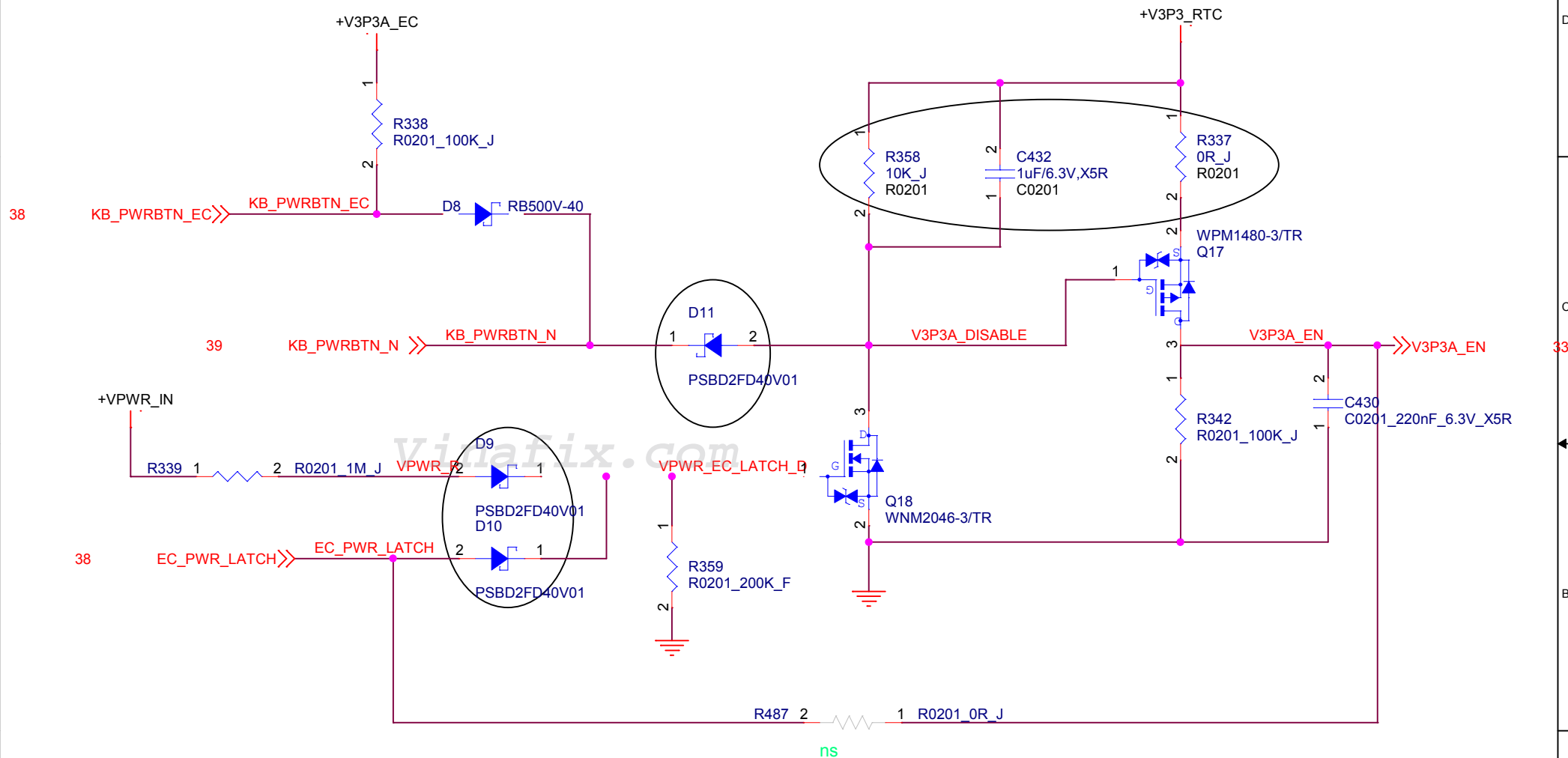
CAD NOTE: THICK COPPER POUR BETWEEN TP2501 AND FB2500



Vinafix.com

Vinafix.com


+V3P3_RTC 8,33,38
 +V3P3A 11,20,22,27,28,29,30,32,33,34,39
 +VPWR_IN 26
 +V3P3A_EC 26,38



5					4					3					2					1				
D																								
C																								
B																								
A																								


PVT 0304: Delete Reserve VCONN

Vinafix.com

 HUAQIN 华勤通讯		Huaqin Telecom Technology Com.,Ltd.		
Page name: Title				
Size: A4	Project Name: XM AIR 12.5 INDIA			REV: V1.0
Date: Friday, April 14, 2017		Sheet: 42 of 44		

PVT 0304: Delete Reserve VCONN

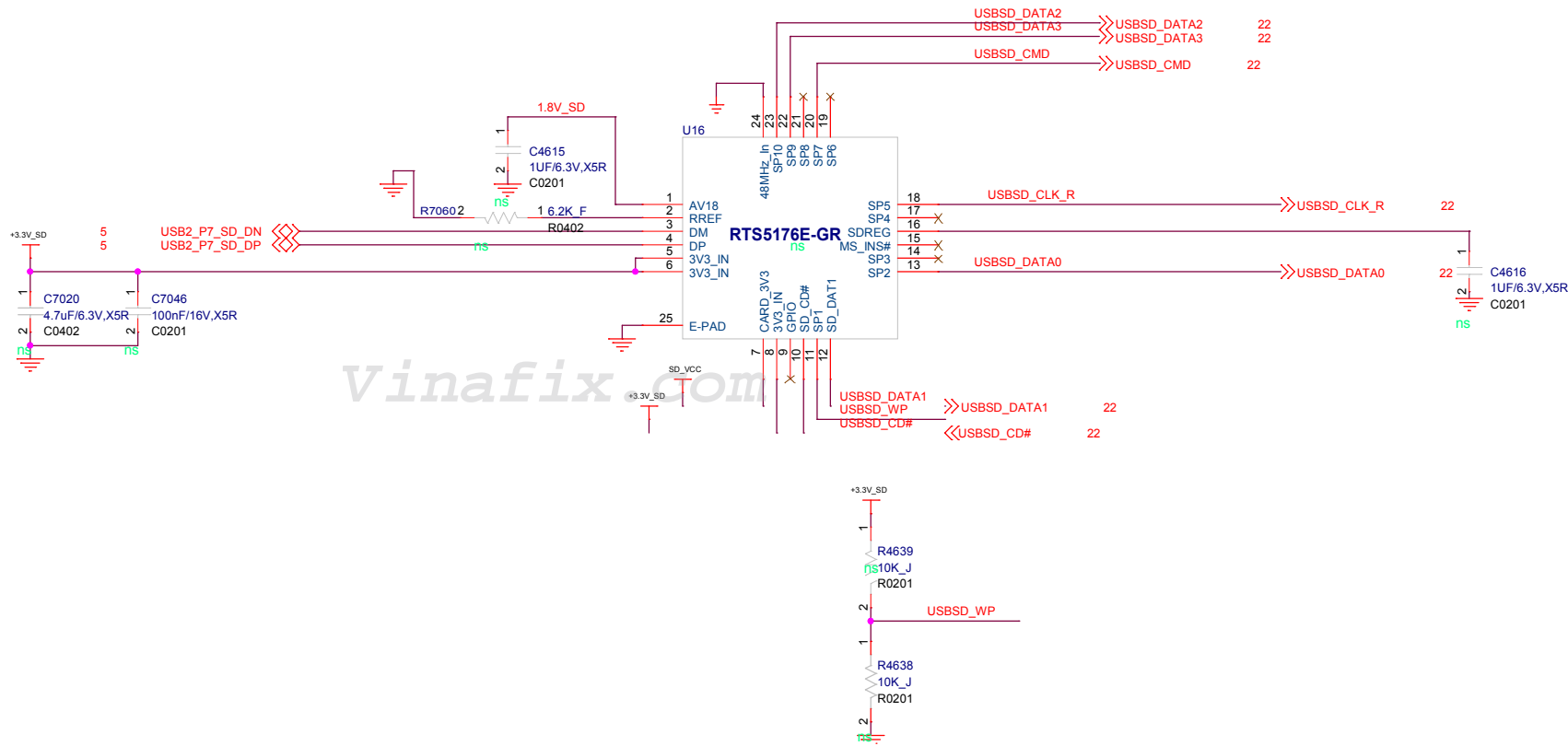
Vinafix.com


 HUAQIN 华勤通讯		Huaqin Telecom Technology Com.,Ltd.		
Page name:		Title		
Size: A4	Project Name: XM AIR 12.5 INDIA			REV: V1.0
Date:	Friday, April 14, 2017		Sheet:	42 of 44

5
+V3P3SX 21,23,25,30,32,33,43
SD_VCC 22



PVT 0303: Add USB Card



		Huaqin Telecom Technology Com.,Ltd.	
Page name:		Title	
Size: A4	Project Name:	XM AIR 12.5 INDIA	REV: V1.0
Date:	Friday, April 14, 2017	Sheet: 44	of 44